
Rui Paulo da Silva Martins

Curriculum Vitæ

Abril 2011

Biografia Resumida

Rui Paulo da Silva Martins, nascido a 30 de Abril de 1957, licenciou-se em Engenharia Electrotécnica e obteve o Mestrado, Doutoramento e Agregação em Engenharia Electrotécnica e de Computadores, no Departamento de Engenharia Electrotécnica e de Computadores (DEEC), do Instituto Superior Técnico (IST), da Universidade Técnica de Lisboa (UTL), em 1980, 1985, 1992 e 2001, respectivamente.

É membro do Corpo Docente do DEEC/IST desde Outubro de 1980, sendo actualmente Professor Associado (Agregado), do quadro de nomeação definitiva. Foi requisitado pelo Governo de Macau ao Governo de Portugal em Outubro de 1992, e encontra-se desde 1999 em regime de Licença Especial, no Departamento de Engenharia Electrotécnica e Electrónica (DEEE), da Faculdade de Ciências e Tecnologia (FCT), da Universidade de Macau (UM), Macau, China, onde é Professor Catedrático desde 1998. Na FCT foi Director da Faculdade entre 1994 e 1997 e tem sido Vice-Reitor da Universidade de Macau (UM) desde Setembro de 1997. A partir de Setembro 2008, na sequência da reforma dos Estatutos da Universidade, foi nomeado após recrutamento por concurso aberto e internacional como Vice-Reitor (Investigação) até 31 Agosto de 2013. No âmbito da sua actividade de ensino e investigação leccionou 20 cadeiras de licenciatura e mestrado e orientou (ou orienta) 25 teses, de doutoramento (12) e de mestrado (13). Publicou: 12 livros, como co-autor (5) e co-editor (7) e 5 capítulos de livro; 195 artigos, em revistas científicas (37) e em actas de conferências (158); mais outros 29 trabalhos académicos, num total de 240 publicações, nas áreas de microelectrónica, eng. electrotécnica e electrónica, engenharia e ensino superior. **Fundou e dirige o *Analog and Mixed-Signal VLSI Research Laboratory* da UM: http://www.fst.umac.mo/en/lab/ans_vlsi/, recentemente elevado ao estatuto de *Laboratório de Referência do Estado ("State-Key Lab")*, pelo Ministério da Ciência e Tecnologia da China, sendo o único em engenharia, na UM e em Macau.** É o gestor financeiro, reconhecido pela EU, de uma Cátedra Jean Monnet em *"EU Law – Facing the Constitution and Governance Challenges in the Era of Globalization"*, única em universidades de HK e Macau, para o período 2007-2010.

De salientar entre as suas publicações 34 artigos em revistas científicas indexadas por: *ISI - Web of Science* ou *IEEE Xplore*, nomeadamente, *IEEE Journal of Solid-State Circuits*, *IEEE Transactions on Circuits and Systems*, *IEEE Transactions on Microwave Theory and Techniques*, *IEEE Transactions on Instrumentation and Measurement*, *IET Electronics Letters*, *IET Circuits Devices and Systems*, e *IEEE Circuits and Systems Magazine*. São de destacar ainda artigos publicados em conferências de topo do *IEEE*, em particular na *International Solid-State Circuits – ISSCC* (3 artigos), no *Symposium on VLSI Circuits – VLSI* (2 artigos), no *Custom Integrated Circuits – CICC* (2 artigos), no *European Solid-State Circuits – ESSCIRC* (2 artigos), e finalmente no *International Symposium on Circuits And Systems - ISCAS* (39 artigos). Para além disso há ainda a mencionar a publicação de 4 livros pela *Springer* (em 2005, 2007, 2010, e em 2012) e o desenvolvimento de 7 Patentes submetidas nos EUA, 2 aprovadas e emitidas em 2009 e 2011, 1 na fase de *"patent pending"* e 4 na fase de candidatura.

Rui Paulo da Silva Martins é *IEEE Fellow*, foi o Presidente (e o Fundador) da Secção de Macau do *IEEE* entre 2003 e 2005, e do *IEEE Macau Joint-Chapter on CAS/COM* entre 2005 e 2008 [2009 *World Chapter of the Year* da *Circuits And Systems Society (CASS)* do *IEEE*]. Foi *General-Chair* da *IEEE Asia-Pacific Conference on CAS – APCCAS'08*, em Dezembro 2008, e foi eleito Vice-Presidente para a Região 10 (Ásia, Austrália, o Pacífico) da *CASS* do *IEEE* para o período de 2009-2010, e reeleito para 2011-2012. É actualmente *Editor-Associado* da revista *IEEE Transactions on Circuits and Systems II: Express Briefs*, para o período de 2010-2011. Foi igualmente condecorado por 2 vezes pelo Governo de Macau, em 1999 com a *Medalha de Mérito Profissional* pela Administração Portuguesa, e em 2001 com o *Título Honorífico de Valor* pela Administração Chinesa. **Em Julho de 2010 foi eleito, por unanimidade, Membro Correspondente da Academia das Ciências de Lisboa, Portugal, na classe de Ciências, 7ª. secção - Ciências da Engenharia e outras Ciências Aplicadas, sendo o único Português membro da Academia em toda a Ásia.**

Rui Paulo da Silva Martins

Departamento de Engenharia Electrotécnica e Electrónica
Faculdade de Ciências e Tecnologia
Universidade de Macau
Taipa, Macau, China

(Em Licença Especial do Departamento de Engenharia Electrotécnica e de Computadores
Instituto Superior Técnico, Universidade Técnica de Lisboa
Lisboa, Portugal)

Curriculum Vitæ

(Novembro 2010)

I. Perfil Biográfico e Académico

Idade	53 anos Nascido a 30 de Abril de 1957, em Arroios, Lisboa, Portugal
Habilitações	
Novembro 27 2001	Agregação em Engenharia Electrotécnica e de Computadores, Departamento de Engenharia Electrotécnica e de Computadores (DEEC), Instituto Superior Técnico (IST) [<u>Licção de Síntese - Advanced CMOS Operational Amplifiers for High-Frequency and Low-Power (Low-Voltage) Filters in Analog/Digital Interfaces</u> - Aprovado por unanimidade]
Fevereiro 7 1992	Doutoramento em Engenharia Electrotécnica e de Computadores, DEEC/IST [<u>Tese - Circuitos Multirritmo com Condensadores Comutados e suas Aplicações em Alta-Frequência</u> - Muito Bom com Distinção e Louvor]
Junho 21 1985	Mestrado em Engenharia Electrotécnica e de Computadores, DEEC/IST [<u>Tese - Amplificadores Operacionais MOS para Filtros com Condensadores Comutados</u> - Muito Bom]
Setembro 30 1980	Licenciatura em Engenharia Electrotécnica (Telecomunicações e Electrónica), DEEC/IST [Média Final - 17 valores]

Carreira Académica

Julho 2010	Membro Correspondente da Academia das Ciências de Lisboa, na classe de Ciências, 7ª. secção - Ciências da Engenharia e outras Ciências Aplicadas
Setembro 1 2009 Presente	Director (e Fundador) da Escola de Pós-Graduação da Universidade de Macau (UM) (em acumulação com funções de Professor e Vice-Reitor), gerindo 1500 alunos de mestrado e 200 de doutoramento http://www.umac.mo/grs/

Dezembro	2003	Presente		Director (e Fundador) do <i>Analog and Mixed-Signal VLSI Laboratory</i> do Departamento de Engenharia Electrotécnica e Electrónica (DEEE), Faculdade de Ciências e Tecnologia (FCT), classificado pelo Ministério da Ciência e Tecnologia da China, em Novembro de 2010, como Laboratório de Estado (em acumulação com funções de Professor e Vice-Reitor) http://www.fst.umac.mo/en/lab/ans_vlsi/
Março 20	2002	Presente		Professor Associado (Agregado) , do quadro de nomeação definitiva, Área de Electrónica/DEEC/IST (com Licença Especial da UTL)
Setembro 1	2001	Agosto 31	2002	Director-Interino do Departamento de Engenharia Electrotécnica e Electrónica (DEEE), Faculdade de Ciências e Tecnologia (FCT), Universidade de Macau (UM) (em acumulação com funções de Professor e Vice-Reitor)
Fevereiro 17	1998	Presente		Professor Catedrático , DEEE/FCT/UM (em <i>Licença Especial</i> do IST/UTL) [Promovido após Provas Públicas – o painel de examinadores incluía, entre os externos, 2 <i>Fellows</i> do IEEE e 1 membro da Academia de Engenharia da China]
Setembro 1	1997	Presente		Vice-Reitor da Universidade de Macau, (sob Administração Chinesa desde 20 de Dezembro de 1999), com o pelouro da Investigação, é actualmente o <i>Chairman</i> da Comissão de Investigação (desde Setembro de 2005, e anteriormente entre 1997-2001), e foi tb <i>Chairman</i> da Comissão Pedagógica (2001-2005) e da Sub-Comissão para a Qualidade de Ensino – criada através duma proposta sua (2003-2005), todas elas no âmbito do Senado Universitário – encontra-se nomeado até 31 de Agosto de 2013. Responsável pelo Gabinete de Administração da Investigação e Desenvolvimento, da UM, desde a sua criação em Junho de 2009 http://www.umac.mo/research.html
Julho 1	1994	Agosto 31	1997	Director da Faculdade de Ciências e Tecnologia, Universidade de Macau
Janeiro 1	1994	Junho 30	1994	Sub-Director da Faculdade de Ciências e Tecnologia (FCT), Universidade de Macau (UM)
Novembro	1993	Presente		Investigador Principal da área de <i>Microelectrónica</i> [UM <i>Key Research Area</i> desde 2008], Faculdade de Ciências e Tecnologia (FCT), Universidade de Macau (UM)
Abril 1	1993	Outubro 11	1994	Director do Centro de Investigação Científica e Técnica, FCT/UM (Fundador do Centro)
Outubro 16	1992	Fevereiro 16	1998	Professor Associado , DEEE/FCT/UM (sob Administração Portuguesa – requisitado ao DEEC/IST/UTL)
Fevereiro 7	1992	Outubro 15	1992	Professor Auxiliar , DEEC/IST/UTL, exercendo funções de Professor Associado. Foi membro da Comissão Executiva da Secção de Electrónica e Coordenador dos Laboratórios em 91/92.
Abril 28	1983	Fevereiro 6	1992	Assistente , DEEC/IST/UTL [Promovido após <i>Provas de Aptidão Pedagógica e Capacidade Científica</i>]
Outubro 1	1980	Abril 27	1983	Assistente Estagiário , DEEC/IST/UTL

II. Actividade Académica

Preâmbulo

Convém salientar que apesar da actividade académica desenvolvida ao longo do tempo na UM a nível de ensino, investigação e a nível de serviço na universidade, na comunidade local e na comunidade científica mundial, ser de nível internacional, tal só foi possível depois da criação de condições para que assim sucedesse. Por exemplo, na altura da sua chegada a Macau as licenciaturas não tinham estrutura curricular bem definida e não eram reconhecidas localmente, na região e a nível internacional, não havia pós-graduações para além de um MBA (não-científico), e existiam na área de engenharia apenas meia-dúzia de laboratórios extremamente rudimentares, para além da gestão administrativa existente não ser de nível universitário. Neste sentido, foi necessário estabelecer uma estratégia de intervenção de longo prazo e com objectivos muito bem definidos, que conduziram a UM a um patamar de desenvolvimento elevado e com resultados reconhecidos e créditos firmados, a nível pedagógico, científico, de serviço à comunidade local e inserção na rede universitária global, nomeadamente entre as universidades de língua Portuguesa e da região da Ásia-Pacífico [A UM encontra-se neste momento situada no *top 12.3%* a nível mundial (posição 1476 entre 12.000 universidades) e no *top 50* das universidades de língua portuguesa – de acordo com a medição de Julho de 2010 do *Webometrics Ranking of World Universities* - <http://www.webometrics.info/top12000.asp?offset=1450>.

Para além disso, a UM detém neste momento a Vice-Presidência da Associação das Universidades de Língua Portuguesa – AULP e é membro da Associação Internacional dos Presidentes de Universidades – IAUP, e da Associação das Universidades da Ásia e do Pacífico – AUAP, sendo igualmente membro convidado do CRUP (através do qual foram reconhecidas em Portugal todas as suas licenciaturas e mestrados leccionadas em Inglês e Português, tendo igualmente sido formados cerca de 40 Doutores locais aprovados por painéis com a maioria de especialistas externos à UM e de nível internacional, entre os quais se incluem entre outros os seguintes Doutoramentos: 2 em Engenharia em co-tutela DEEC/IST-UTL/FCT-UM, 1 em Direito na Universidade de Coimbra e 1 em Linguística em colaboração com a Universidade de Lisboa.

Começar praticamente do nada

Apesar de os estudos universitários em Macau terem uma tradição que remonta a 1594 com a fundação pelos Jesuítas do antigo Colégio Universitário de São Paulo (a primeira

universidade de cariz ocidental na China), que é ainda hoje o mais famoso "ex-libris" do Território, eles sofreram uma longa interrupção desde o século XVI e até à criação da Universidade de Macau - UM, em 1981 (inicialmente designada por Universidade da Ásia Oriental), instituição líder do ensino superior local, e entre as mais antigas universidades da Região do Delta do Rio das Pérolas, que pode ser na verdade considerada a herdeira do Colégio original. No entanto, a Faculdade de Ciências e Tecnologia e o seu programa de licenciatura em Engenharia Electrotécnica e Electrónica (*Bachelor of Science* com 4 anos) só foram criados em 1989. E, numa cidade onde a actividade económica predominante era, e presentemente ainda o é de forma mais acentuada, a indústria do Jogo (Macau é habitualmente referida pela Las Vegas do Oriente), foi desde o início extremamente difícil atrair alunos para estudarem nas diversas áreas de engenharia. Por outro lado, do ponto de vista da Microelectrónica o Território podia mesmo ser considerado um **Deserto** porque, e apesar da existência de um sector de electrónica industrial muito pequeno, este estava principalmente vocacionado para a montagem de produtos, fabricados com antigas tecnologias LSI, que eram projectados e desenvolvidos noutros locais.

Criação das fundações para ensino e investigação em Microelectrónica

Devido às anteriores restrições envolventes o conteúdo da licenciatura em Enga. Electrotécnica e Electrónica - EEE não podia ser muito especializado, pelo que o mesmo abrangia em percentagens semelhantes as áreas de energia, controle e electrónica. Uma eventual especialização era apenas facultada no âmbito do projecto final, situação que ainda se mantém parcialmente e se tem revelado como extremamente útil para satisfazer as necessidades de trabalho e aumentar as oportunidades de emprego dos engenheiros, local e regionalmente, e tem permitido atrair um número cada vez mais elevado de alunos às áreas de engenharia. Quando o primeiro grupo de 25 alunos precisou de seleccionar o seu projecto final, no ano académico de 1992/93 (data da minha chegada), a possibilidade de se iniciar um trabalho na área da Microelectrónica Analógica era praticamente nula pois o conteúdo das cadeiras básicas de electrónica apenas tratava de circuitos muito simples com transistores bipolares e não havia qualquer ferramenta de tratamento computacional para além do HSPICE. Isso implicou um esforço adicional em termos de ensino, e de uma forma intensiva, de conceitos básicos de circuitos CMOS na fase inicial do projecto, conduzindo posteriormente apenas ao projecto e simulação de circuitos simples (no primeiro ano lectivo em que o projecto foi oferecido): como por exemplo,

Amplificadores Operacionais, Comparadores e Conversores A/D ou D/A. Após esta experiência inicial foi definida uma estratégia que permitiria dar, em pouco tempo, um salto qualitativo a partir de um conceito de ensino da década de 70 (sem qualquer investigação científica associada) para uma realidade completamente diferente e actualizada (*state-of-the-art*) em termos dos métodos de ensino e investigação, sem mudar significativamente as cadeiras básicas de electrónica (por forma a não sacrificar imediatamente os docentes de outra geração nelas envolvidos) mas introduzindo conceitos básicos de projecto em tecnologia CMOS. Para tal ser possível, era preciso oferecer um projecto final muito avançado e orientado muito de perto, e de forma intensiva, ao longo de 1 ano (originalmente os projectos finais eram apenas oferecidos no último semestre do curso). Simultaneamente, ao nível da Universidade era necessário estabelecer as condições para a criação da pós-graduação em EEE, assim como definir a estratégia e os objectivos que permitissem um investimento adequado em actividades de investigação. Estes princípios de actuação conduziram ao lançamento dos mestrados e doutoramentos por volta de meados da década de 90, e posteriormente também, ao de um pequeno projecto de I&D que envolveu a primeira turma de 10 alunos de mestrado que projectaram o primeiro *ASIC* em Macau, designado por UMCHIP.

Desenvolvimento de actividade de investigação e resultados científicos

A partir de um pequeno projecto inicial destinado a apoiar o desenvolvimento de um *chip* necessário à avaliação de uma cadeira de mestrado, a situação evoluiu rapidamente numa década para a produção consistente e sustentada de resultados de muito alto nível com padrões de qualidade internacional, que podem ser brevemente descritos pelos 8 doutoramentos entretanto concluídos em EEE, entre 2000 e 2008, que conduziram à publicação de cerca de duas centenas de artigos em conferências internacionais do IEEE e em revistas de nomeada também do IEEE e do IEE, tais como as: *Transactions on Circuits & Systems, Instrumentation and Measurement, Microwave Theory and Techniques, Biomedical Engineering, Journal of Solid-State Circuits* e *Electronics Letters*. Também é importante referir as publicações e os trabalhos premiados internacionalmente pelos alunos de projecto final de licenciatura, como por exemplo: 2 *IEEE MTT-S Scholarships* em 2001/02 e 2002/03 (únicas na Ásia), assim como os “*Best Student Paper Award*” no IEEE ASICON’03 e o “*2nd prize*” no “*Student Paper Contest*” no IEEE MWSCAS’04, e finalmente também um artigo nas IEE Electronics Letters.

Atração de Empresa de Microelectrónica (Portuguesa) de nível mundial

Tendo em conta a qualidade, maturidade e fiabilidade demonstrada pelos licenciados e pós-graduados em EEE na UM a empresa Portuguesa - **Chipidea Microelectrónica** (líder mundial em *Analog and Mixed-Signal IP Solutions*) – decidiu em 2001 investir na criação de um Centro local de projecto através de um protocolo de colaboração com a UM. E, podia tê-lo feito junto de outras universidades na região, nomeadamente em Hong Kong, onde existem 5 universidades públicas de renome com programas em EEE, alguns desde a década de 50! A operação do Centro referido, único no Sul-da-China, tem sido um sucesso e o mesmo emprega já 40 engenheiros com licenciaturas e mestrados, liderados por um Professor Associado (em tempo parcial na universidade) doutorado, todos eles originalmente formados a todos os níveis na UM, incluindo o doutoramento que foi obtido em co-tutela UTL/UM. Recentemente, esta empresa foi adquirida pela norte-americana **Synopsys** que mantém inalterável o Centro de Projecto em Macau.

A caminho da Excelência

É importante também salientar como uma proeza a publicação de três artigos na conferência de topo do IEEE, a *International Solid-State Circuits Conference – ISSCC'2002*, primeiro artigo nessa conferência conseguido por Portugal através do IST, e que na China foi apenas conseguida, em 50 anos da conferência, pela *Hong Kong University of Science and Technology*, mas a partir de investimentos muito mais significativos nos projectos envolvidos, e dois artigos recentemente aceites para o *ISSCC'2011*, um deles premiado com o Silk-Road Award para um aluno de doutoramento. Finalmente, a criação do laboratório avançado de investigação designado por *Analog and Mixed-Signal VLSI (2003-07)*, no âmbito de 1 projecto de investigação apoiado pela Comissão de Investigação da UM e que permitiu igualmente o desenvolvimento de 8 doutoramentos, os quais conduziram recentemente a várias publicações premiadas em em prestigiadas conferências do IEEE, nomeadamente no *ISCAS (Japão)*, na *PRIME (ETH Lausanne, Suíça)*, e em particular, no *DAC/ISSCC Student Design Contest* (prémio atribuído pela primeira vez na Ásia). Por último, o prémio atribuído em 2010 a um jovem autor de um artigo publicado na revista *IEEE Transactions on CAS – I* em 2009, ex-aluno de doutoramento, assim como a publicação de 3 livros pela *Springer* baseados em 3 teses de doutoramento, e o registo de 2 Patentes nos Estados Unidos (1 registada e outra na fase de Patent Pending), para além da elevação do estatuto do laboratório a Laboratório de Estado abrem definitivamente as portas na direcção da **Excelência** nesta área.

Pedagógica (Ensino)

Outubro 16 1992 Agosto 31 2009

Cadeiras

Departamento de Engenharia Electrotécnica e Electrónica, Faculdade de Ciências e Tecnologia, Universidade de Macau (cadeiras leccionadas em *Inglês* nos programas de Engenharia Electrotécnica e Electrónica; em cada semestre leccionou 2 cadeiras, uma a nível da licenciatura - reconhecida em Portugal pelo Ministério da Educação - e outra a nível de mestrado):

Licenciatura (4 anos) - *Circuit Analysis* (1º Ano / 2º Semestre) ou *Signals and Systems* (2º Ano / 1º Semestre) (**avaliação** semestral pelos alunos - média geral das 2 cadeiras ao longo dos últimos 8 semestres: CA - 5 e S&S - 4.5, numa escala de 1 a 6), *para além destas cadeiras leccionou igualmente Telecommunication Electronics, Digital Signal Processing, System Design and Final Project (onde orientou 24 alunos entre 92/93 e 99/00)*

Mestrado (2 anos) - *Microelectronic Circuit Design* ou *Microelectronics for Telecommunications and Signal Processing* ou *Introduction to Research (avaliação* - média das 2 primeiras cadeiras: 5)

[Nota: Definiu o conteúdo e produziu todo o material pedagógico relativo às cadeiras acima mencionadas que foram propostas por si e criadas de novo]

2010 (Proposta)

Nova Licenciatura (4 anos) - Nova cadeira : *Information Technology Revolution and Electronics* - 1º ano (1 crédito).

Outubro 1 1980 Outubro 15 1992

Secção de Electrónica, DEEC/IST/UTL:

Licenciatura - *Electrónica Aplicada III, Electrónica Aplicada IV, Laboratório de Telecomunicações e Electrónica, Electrónica II (Telecomunicações), Electrónica III, Electrónica IV, Microelectrónica das Telecomunicações e Projecto Final (onde orientou 2 alunos em 91/92)*

Mestrado - *Optimização e Modelação, Filtragem Analógica e Digital e Microelectrónica das Telecomunicações*

Formação Profissional

Março 1999

Pós-graduação (em Macau)

Curso Avançado em *Management Information Systems*. Docente: Prof. José Tribolet (IST/UTL e INESC). Função: Co-organizador (com o Prof. Kam-Weng Tam, FCT/UM). Alunos: 20 Engos. e Gestores oriundos de Serviços Públicos e Empresas de Macau.

Outubro 1996 Novembro 1996

Curso Avançado em *The Management of Innovation and of Technological Resources*. Docente: Prof. Jorge Alves (Universidade de Aveiro). Função: Co-organizador (com o Prof. António Sousa - Univ. New Brunswick/Canadá/UM). Alunos: 25 Engenheiros e Gestores oriundos de Serviços Públicos e Empresas de Macau.

Maio 1995 Outubro 1995

Curso de Pós-graduação em *Engenharia da Qualidade*. Docentes: Instituto de Soldadura e Qualidade - ISQ / Portugal, FCT/UM e FBA/UM. Função: Coordenador-Geral. Alunos: 10 Engenheiros oriundos de Serviços Públicos e Empresas de Macau.

Formação Tecnológica (em Portugal)

Colaborou como docente em vários cursos de formação tecnológica promovidos por várias instituições, nomeadamente: INESC, FUNDETEC e ITEC. Foi igualmente monitor e um dos organizadores de um Curso Internacional de Verão no IST.

Junho	1989			<i>"Advanced Summer Course - Design of VLSI Circuits for Telecommunications and Signal Processing"</i> (ITEC/IST, Lisboa). Coordenador: Prof. José Franca. Função: Organizador e Gestor dos Recursos e Actividades Informáticas. [Nota: Este Curso contou com a participação de 40 especialistas internacionais, sendo 20 da Europa e 20 dos Estados Unidos e do Canadá].	
Maio	1989	e	Junho	1989	Curso sobre <i>Projecto e Aplicações de Circuitos Integrados Analógico-Digitais</i> (ITEC, Lisboa). Coordenador: Prof. José Franca. Função: Regente.
Maio	1986	e	Maio	1987	1ª e 2ª Cursos sobre <i>Projecto de Circuitos Electrónicos - Formação em Electrónica Industrial</i> (FUNDETEC, Lisboa). Coordenador: Prof. João Freire. Função: Responsável de um módulo sobre <i>Amplificadores Operacionais e suas Aplicações</i> .
Abril	1984/85		Maio	1984/5	1ª e 2ª Cursos Intensivos sobre <i>Microprocessadores de Sinal e suas Aplicações</i> (INESC, Lisboa). Coordenadores: Prof. Medeiros Silva e Prof. Moisés Piedade. Função: Monitor da parte experimental do Curso.

Científica (Investigação)

Outubro 16	1992		Presente		a) Projectos <i>Departamento de EEE, FCT/UM:</i> Projectos Científicos de I&D (13) [como Investigador Principal – Coordenador Científico]
2010		(Proposta para	2011-2013)		i) Em Curso - 4 4. CMOS Based Digital Microfluidics For Quality Control of Chinese Herbs , apoiado pela Comissão de Investigação da UM e pelo Fundo para o Desenvolvimento da Ciência e Tecnologia do Governo de Macau (<u>600KEuro</u>), pressupõe a cooperação com o <i>Dalian Institute of Chemical Physics</i> da <i>Chinese Academy of Sciences</i>
Novembro	2010		Novembro	2013	3. Setup of Human and Technical Infrastructure of the Analog and Mixed-Signal VLSI Partner Laboratory (as <i>State-Key Lab</i>), apoiado pelo Fundo para o Desenvolvimento da Ciência e Tecnologia do Governo de Macau e pela Comissão de Investigação da UM (<u>3MEuro</u>), pressupõe a cooperação com o <i>Fudan University State Key Laboratory of ASIC and System</i>
Janeiro	2009		Dezembro	2011	2. Wireless Circuits and Systems for Mobile TV Applications in Nanoscale CMOS , apoiado pela Comissão de Investigação da UM e pelo Fundo para o Desenvolvimento da Ciência e Tecnologia do Governo de Macau (<u>600KEuro</u>)
Janeiro	2009		Dezembro	2011	1. Research and Development of Comprehensive Data Conversion Platforms in Nanometer CMOS Technology , apoiado pela Comissão de Investigação da UM e pelo Fundo para o Desenvolvimento da Ciência e Tecnologia do Governo de Macau (<u>800KEuro</u>)

ii) Concluídos - 9

Janeiro	2007	Dezembro 2008	9. <i>Low-Voltage Multistandard-Compliant CMOS Wireless-Transceiver Analog-Baseband Platform</i> , apoiado pela Comissão de Investigação da UM e pelo Fundo para o Desenvolvimento da Ciência e Tecnologia do Governo de Macau (<u>200KEuro</u>)
Janeiro	2007	Dezembro 2008	8. <i>High-Speed, High-Resolution, Low-Power Analog-to-Digital Conversion System with Emerging Scaled CMOS Technology</i> , apoiado pela Comissão de Investigação da UM e pelo Fundo para o Desenvolvimento da Ciência e Tecnologia do Governo de Macau (<u>240KEuro</u>)
Outubro	2003	Agosto 2007	7. <i>Analog Baseband Microelectronics for SOC – Novel CMOS IF Data Conversion Platform for Multi-Standard Wireless Communication</i> , apoiado pela Comissão de Investigação da UM (<u>480KEuro</u> - incluiu o apoio financeiro para a criação do <i>Analog and Mixed-Signal VLSI Research Lab</i> iniciado em 2004, deu origem a uma Patente nos EUA - http://www.fst.umac.mo/en/lab/ans_vlsi)
Janeiro	2005	Agosto 2005	6. <i>Two-Step Channel Selection for Wireless Receiver and Transmitter Front-Ends</i> , candidatura a Patente Internacional nos EUA, apoiado pelo Fundo para o Desenvolvimento da Ciência e Tecnologia do Governo de Macau (<u>15KEuro</u>)
Outubro	2003	Junho 2006	5. <i>RF Microelectronics For SoC – Analysis and Design of the Reusable RF Platform</i> , financiado pela Comissão de Investigação da UM (<u>400KEuro</u> - incluiu a actualização do equipamento de teste do <i>Wireless Communication Research Lab</i> concluída em 2005)
Outubro	2000	Junho 2001	4. <i>Research Laboratory establishment in Wireless Communication</i> , financiado pela Comissão de Investigação da UM (<u>200KEuro</u> - para a criação do <i>Wireless Communication Research Lab</i> concluída em 2001 - http://www.fst.umac.mo/en/lab/wireless)
Outubro	1999	Junho 2001	3. <i>Integrated Circuit Design of Low-Voltage Low-Power Multirate Analog-Digital System</i> , financiado pela Comissão de Investigação da UM (<u>20KEuro</u> - para apoiar a fabricação e teste de um chip cmos necessário à conclusão de um trabalho de doutoramento)
Outubro	1998	Junho 2000	2. <i>MMIC Design and Testing</i> , financiado pela Comissão de Investigação da UM (<u>12KEuro</u> - para apoiar a fabricação e teste de um mmic necessário à conclusão de um trabalho de doutoramento)
Novembro	1993	Junho 1994	1. <i>UMCHIP – University of Macau CHIP</i> , financiado pela Comissão de Investigação da UM (<u>4KEuro</u> - para apoiar a fabricação e teste do primeiro circuito integrado cmos projectado em Macau, que incluía um MPC totalmente projectado pela primeira classe de Mestrado em EEE, constituída por 10 alunos)

Outubro 1	1980	Outubro 15	1992	<p>Departamento de Engenharia Electrotécnica e de Computadores, DEEC/IST/UTL:</p> <p>Projectos de I&D (em colaboração com empresas - 4) [como Investigador]</p>
	1990		1991	<p>4. Circuito Integrado para Telemóvel, realização do primeiro protótipo de um circuito integrado com funções mistas analógico-digitais para um sistema de telemóvel – colaboração com a EID</p>
	1986		1987	<p>3. Analog Filtering and Tone Detection for a V.32 Modem, projecto de um decimador analógico (120MHz na entrada e 9.6kHz na saída) e uma filtragem de 14^a. ordem – colaboração com a British Telecom</p>
	1985		1986	<p>2. Modem de 1200 b.p.s., realização do programa de teste e projecto da interface analógico-digital – colaboração com a Standard Eléctrica</p>
	1982		1983	<p>1. Modem de 300 b.p.s., realização do protótipo em circuito impresso da unidade de comutação e filtragem – colaboração com a Centrel/CAEP-ID</p>
				<p>b) Teses</p>
Outubro 16	1992	Presente		<p>Departamento de EEE, FCT/UM:</p> <p>Orientação de Teses de Doutoramento (12) [como Orientador ou Co-Orientador - cada <i>doutorando</i> necessita de publicar 2 ou mais artigos em conferências internacionais e 1 ou mais artigos em revistas científicas, devendo projectar e testar pelo menos 1 chip CMOS. As conferências e as revistas deverão ser <i>refereed</i> e sempre que possível patrocinadas pelo <i>IEEE</i>, a defesa da tese é feita perante um painel que inclui normalmente 3 examinadores externos entre os quais se contam 1 ou 2 <i>Fellows</i> do <i>IEEE</i>]</p>
				<p>i) Em curso - 4</p>
Setembro	2009	Fim (previsto)	2012	<p>12.Un Ka Fai, <i>Nanoscale CMOS Open-Loop Multi-phase Local-Oscillator Generators for Wireless Applications</i> (Orientador) [1 artigo em revista do <i>IEEE: Transactions on CAS I</i>, 1 artigo em conferência do <i>IEEE – ISCAS</i>, foi projectado 1 <i>chip</i> em 65nm CMOS no <i>Analog and Mixed-Signal VLSI Research Lab da UM</i>]</p>
Setembro	2008	Fim (previsto)	2011	<p>11.Zhu Yan, <i>Low-Power & High-Speed Reference-Free SAR ADCs</i> (Co-Orientador) [2 artigos em revistas, 1 do <i>IEEE: JSSC</i>, 1 do <i>Hindawi - VLSI Design</i>, 2 artigos em conferências do <i>IEEE – ISCAS</i> e <i>MWSCAS</i>, foram projectados 2 <i>chips</i> em 90nm e 65nm CMOS no <i>Analog and Mixed-Signal VLSI Research Lab da UM</i>]</p>

- Setembro 2008 Fim (previsto) 2011 **10.He-Gong Wei**, *High-Speed Low-power Small-Area Successive Approximation ADCs* (Co-Orientador)
[3 artigos em conferências do IEEE: ISSCC (2011) - premiado e ASSCC (2), foram projectados 2 chips em 90nm e 65nm CMOS no Analog and Mixed-Signal VLSI Research Lab da UM]
- Setembro 2005 Fim (previsto) 2011 **9.U-Fat Chio**, *Design Techniques for Low-Power High-Speed Analog-to-Digital Converters using Binary-Search and Subranging Schemes* (Co-Orientador)
[1 artigo em revista do IEEE: Trans on CAS II, 2 artigos em conferências do IEEE: APCCAS e PRIMEAsia – premiado, foi projectado 1 chip em 90nm CMOS no Analog and Mixed-Signal VLSI Research Lab da UM]
- Julho 2008 **8.Sai-Weng Sin**, *Generalized Low-Voltage Circuit Design Techniques for Very High-Speed Time-Interleaved Pipelined ADC* (Orientador)
[1 livro publicado pela Springer, 3 artigos em revistas, 2 do IEEE: Trans on CAS I & II, e 1 do IET: Circuits, Devices & Systems, 5 artigos em conferências do IEEE – ISCAS (3) – sendo 1 premiado, PRIME e RIUPEEEC – premiado, foi projectado 1 chip em 0.18µm CMOS no Analog and Mixed-Signal VLSI Research Lab da UM]
- Julho 2008 **7.Sio-Weng Ting**, *Multiple-Bandgap Defected Ground Structure and its Applications to Highly Selective Microwave Bandpass Filters* (Co-Orientador)
[2 artigos em revista - IEEE Microwave Wireless & Components Letters e Wiley Microwave and Optical Technology Letters, 3 artigos em conferências do IEEE - IMS, ISCAS e RIUPEEEC, foram projectados e fabricados vários protótipos de filtros microstrip no Wireless Communication Research Lab da UM]
- Junho 2008 **6.Wai-Wa Choi**, *Microwave Miniaturization Techniques and their Applications to Quasi-Elliptic Bandpass Filters* (Orientador)
(2 artigos em revista - Wiley Microwave and Optical Technology Letters, 5 artigos em conferências do IEEE - IMS, APMC, MMS, ICECS & ISCAS, foram projectados e fabricados vários protótipos de filtros microstrip no Wireless Communication Research Lab da UM)
- Julho 2006 **5.Pui-In Mak**, *Multistandard-Compliant and Low-Voltage Analog-Baseband Techniques for Wireless Communication Systems* (Orientador)
[1 livro publicado pela Springer, 4 artigos em revista - IEEE Trans. on CAS (2), IEE Electronics Letters e IET Proceedings, 15 artigos em conferências do IEEE – CICC, VLSI, ISCAS (4), PRIME (premiado), RIUPEEEC, ICECS (2), ASICON (premiado), VTC, ICCT, AVLSIWS (2) (1 premiado), 1 Prémio IEEE ISSCC/DAC, 2 Patentes

- Internacionais nos Estados Unidos e ainda 1 *Título Honorífico de Valor* (medalha) atribuída pelo Governo da Região Administrativa Especial de Macau, China – **todos estes resultados foram obtidos em 3 anos e foi projectado 1 chip em 0.35µm CMOS no Analog and Mixed-Signal VLSI Research Lab da UM]**
- Julho 2002 **4.Vai Mang I**, *Detecting ECG Late Potentials using Wavelet Transform* (Co-Orientador)
(1 artigo em revista - *IEEE Transactions on Biomedical Engineering* e 2 artigos em conferências do IEEE – *Asia-Pacific EMBS*)
- Junho 2002 **3.Seng-Pan U**, *Multirate Switched-Capacitor Interpolation Techniques for Very-High Frequency Analog Front-End Filtering* (Orientador)
(**Duplo-Grau** atribuído conjuntamente pela Universidade de Macau e pela Universidade Técnica de Lisboa, em regime de co-tutela, foi incluída na lista de 255 Teses de Doutoramento Excelentes, entre 2000-2003, pelo Ministério da Educação e Conselho de Estado da China, foi a primeira Tese escolhida para essa lista das Regiões de Hong Kong e Macau. Deu origem a 1 livro publicado pela Springer, 4 artigos em revistas do IEEE e *IEE: Journal of Solid-State Circuits, Trans. on Circuits and Systems, Trans. on Instrumentation and Measurement* e *IEE Electronics Letters* e 12 artigos em conferências do IEEE – nomeadamente no **ISSCC 2002** onde uma Universidade Portuguesa publicou pela primeira vez, *ISCAS (7), IMTC, ICECS, ASICON* e *Asia-Pacific ASIC's*, **foi projectado um chip em 0.35µm CMOS no Analog and Mixed-Signal VLSI Research Lab da UM)**)
- Abril 2001 **2.Cheong Ngai**, *Interactive Compiler for Automated Design of IIR SC Multistage Decimators* (Orientador)
(1 artigo em revista - *IEEE Trans. On CAS* e 5 artigos em conferências do IEEE – *ISCAS, MWSCAS, ASICON, WS on SPS* e *AP-ASIC's*)
- Julho 2000 **1.Kam-Weng Tam**, *MMIC Lumped and Transversal Active Bandpass Filter* (Co-Orientador)
(**Duplo-Grau** atribuído conjuntamente pela Universidade de Macau e pela Universidade Técnica de Lisboa, em regime de co-tutela, primeiro Doutoramento da Faculdade de Ciências e Tecnologia da UM. Deu origem a 1 artigo em revista – *IEEE Trans. On CAS* e 2 artigos em conferência do IEEE – *ISCAS (2)*, **foi fabricado um Circuito Integrado Monolítico de Micro-Ondas – MMIC em tecnologia GaAs MESFET de 0.5µm)**)

Orientação de Teses de Mestrado (13)

[como Orientador ou Co-Orientador - é normalmente exigido a cada *mestrando* a publicação de 1 ou 2 artigos em conferências internacionais *refereed* e sempre que possível patrocinadas pelo *IEEE*]

Abril	2010	13.Lo Keng Wai , <i>Wideband Active-Balun Variable-Gain Low-Noise Amplifier for Mobile-TV Applications</i> (Co-Orientador) (1 artigo em conferência do <i>IEEE - PRIMEAsia</i> - premiado)
Julho	2009	12.Un Ka Fai , <i>Nanoscale CMOS Circuits for Wireless Applications: CT/DT Channel Selection Filter & Open-Loop Multi-Phase Local-Oscillator Generators</i> (Orientador) (2 artigos em conferências do <i>IEEE - ISCAS e APCCAS</i> - premiado)
Agosto	2008	11.He-Gong Wei , <i>Design of High-Speed Analog-to-Digital Converter with High Accuracy Power Switchable Track-and-Hold</i> (Co-Orientador) (1 artigo numa revista do <i>IEEE: Transactions on CAS II</i> , 3 artigos em conferências do <i>IEEE - ISCAS, MWSCAS e APCCAS</i> , foi projectado um chip em 90nm CMOS no Analog and Mixed-Signal VLSI Research Lab da UM)
Julho	2008	10.Yan Zhu , <i>Comprehensive Linearity Analysis of High-Speed Power-Efficient Successive-Approximation ADCs with Series Capacitive DAC Structure</i> (Co-Orientador) (2 artigos em conferências do <i>IEEE - ICECS e MWSCAS</i>)
Agosto	2007	9.Weng-Ieng Mok , <i>New Architecture for Pipeline/Two-Step ADC</i> (Co-Orientador) (3 artigos em conferências do <i>IEEE - ISCAS, MWSCAS e AVLSIWS</i>)
Agosto	2007	8.Ka-Hou Ao Ieong , <i>Low-Voltage Analog Baseband Circuitry for IEEE 802.11a WLAN Transceiver</i> (Co-Orientador) (3 artigos em conferências do <i>IEEE - ISCAS, APCCAS e AVLSIWS</i>)
Julho	2007	7.Kin-Sang Chio , <i>A Robust Low-Distortion Sigma-Delta Modulator for Dual-Mode RF Receivers</i> (Co-Orientador) (3 artigos em conferências do <i>IEEE - ISCAS (2) e ICCAS</i>)
Julho	2007	6.Ngai Kong , <i>Reconfigurable Switched-Current Fuzzy Logic Controller</i> (Co-Orientador) (1 artigo numa conferência - <i>CSCAS</i>)
Junho	2006	5.Ma Jun Xia , <i>Design of Power Efficient Flash-Interpolation Type ADC for UWB Applications</i> (Co-Orientador) (2 artigos em conferências do <i>IEEE - ISCAS e RIUPEEEC</i>)

Setembro	2003	4.Sai-Weng Sin , <i>Timing-Jitter Effects in Time-Interleaved Sampled-Data Systems – Generalized Noise Analysis & Mismatch-Insensitive Clock Generation</i> (Co-Orientador) (3 artigos em conferências do <i>IEEE – ISCAS</i> (2) e <i>ICASSP</i>)
Dezembro	2002	3.Lou Fan , <i>Mismatch-Insensitive N-Path Multirate SC Sigma-Delta Modulator for High-Frequency Applications</i> (Orientador) (2 artigos em conferências do <i>IEEE – MWSCAS</i> e <i>ICECS</i>)
Março	1999	2.Lou Weng Tim , <i>CMOS Programmable Pulse and Multiphase Clock Generator</i> (Orientador) (1 artigo numa conferência local, por esta razão o aluno obteve apenas a classificação final mínima de <i>Bom</i>)
Julho	1997	1.Seng-Pan U , <i>Impulse Sampled Switched-Capacitor Sampling Rate Converters</i> (Orientador) (2 artigos em revista – <i>IEE Electronics Letters</i> (2) e 5 artigos em conferências do <i>IEEE – ISCAS</i> , <i>MWSCAS</i> (2) e <i>ICECS</i> (2))

III. Serviço na Universidade, Público e Internacional

Na Universidade

Gestão pioneira a nível académico e administrativo

Setembro 1 1997 Presente

Universidade de Macau (como Vice-Reitor e Professor Catedrático)

Em termos das actividades como Vice-Reitor presidiu inicialmente à Comissão de Investigação (entre Setembro 1997 e Agosto 2001) e posteriormente à Comissão Pedagógica (entre Setembro 2001 e Agosto 2005), ambas do Senado Universitário. Presentemente, desde Setembro 2005 tem novamente a seu cargo a Comissão de Investigação. Foi também o responsável pela criação e coordenação da Sub-Comissão para a Qualidade do Ensino, no âmbito da Comissão Pedagógica do Senado (entre Setembro 2003 e Setembro 2005). Actualmente dirige a Escola de Pós-Graduação e o Gabinete de Administração da Investigação e Desenvolvimento, ambos desde a sua criação em Setembro de 2009. Por outro lado, desde Janeiro de 2010 preside a uma "Task-Force" que coordena o projecto e instalação da *Open Research Base*, como uma dimensão de 70km², do novo campus da UM (que terá uma extensão de 1km² e deverá estar concluído em Dezembro de 2012).

Participou (em 9) e presidiu (a 4) exames de promoção de Prof. Associado a Catedrático, e participou (em 24) e presidiu (a 15) de Prof. Auxiliar a Associado. Participou em 23 Doutoramentos (1 no DEEC/IST), e presidiu a 11, e em 42 Mestrados, e presidiu a 20, e efectuou o *Elogio do Agraciado* em 4 Doutoramentos *Honoris*

Causa, destacando os dos Professores Catedráticos do IST – Eduardo Arantes e Oliveira (1998) e José Epifânio da Franca (2006), pelas suas contribuições para a Universidade e Macau.

Foi o Coordenador-Executivo de 4 Projectos Eureka liderados pela UM e também do processo de Auto-Avaliação da UM, concluído em 1999, e realizado sob a supervisão e orientação da Comissão de Avaliação das Universidades Portuguesas (presidida pelo Prof. Veiga Simão). Foi igualmente o principal impulsionador e coordenador dos seguintes projectos internos: *"Paperless University"* (ou *Campus Electrónico*) e *"Online Education"*, que permitem, respectivamente, a circulação e validação de toda a documentação electronicamente, nomeadamente a que diz respeito à operação do Conselho de Gestão e Comissão Financeira da Reitoria assim como do Senado (incluindo as Comissões de Investigação e Pedagógica) e dos Conselhos Científicos das diversas Faculdades, e também o ensino de várias cadeiras de forma interactiva por computador através da utilização de diferentes programas, entre os quais o *WEB-CT*, ambos os projectos estão em vigor desde 1998. Para além destes projectos também pôs a candidatura a uma Certificação de Qualidade na área da Gestão Administrativa (e colaborou activamente com os respectivos serviços administrativos) a qual foi conseguida em 2002, através da Norma ISO 9001:2000, sendo a UM a única Universidade Pública certificada na região (incluindo Macau, Hong Kong e China). Sob sua proposta, obteve-se também a certificação de qualidade ISO 14000, relacionada com aspectos ambientais e que é muito importante localmente devido aos elevados consumos de energia relacionados com o ar condicionado. Organizou e coordenou também inúmeros Seminários e Conferências de nível internacional realizados na UM, entre os quais destaca: a *1st International Conference on Technology Policy and Innovation - Macau'97 / Management, Assessment, Commercialization, Application and Organization of Science and Technology - Macau'97* organizada conjuntamente com o IST/UTL e a Universidade do Texas em Austin, e 4 Encontros anuais da AULP em 1998 (VIII), 2003 (XIII), 2006 (XVI) e 2010 (XX). Coordenou a criação em 2004 (e gere a sua actividade representando internacionalmente a UM) da secção local da *International Association for the Exchange of Students for Technical Experience - IAESTE (desde 1948)*, que já permitiu o intercâmbio de cerca de 50 alunos de engenharia entre Macau e o resto do mundo (e vice-versa) <http://www.fst.umac.mo/iaeste/iaestemacao.html>. Por último, a UM tem já neste momento perto de 7,500 alunos, sendo cerca de 6,000 de licenciatura e 1,500 de pós-graduação (1,300 de Mestrado e 200 de Doutoramento) - <http://www.umac.mo>.

Outubro 16 1992 Agosto 31 1997

Fac. de Ciências e Tecnologia (Prof. Assoc., Sub-Dir. e Director)

Foi o principal responsável pela reestruturação e implementação de uma nova dinâmica nos programas de engenharia, em termos de ensino mas em especial criando condições para o desenvolvimento de actividades de investigação (que era inexistente na Faculdade e na Universidade em 1992). Esta estratégia auto-definida, que coordenou e realizou, conduziu inicialmente à publicação das estruturas e conteúdos dos programas de licenciatura (com 4 anos de escolaridade) pela primeira vez no Boletim Oficial de Macau em 1993 (tendo elaborado as respectivas Portarias e permitindo assim a graduação dos primeiros engenheiros em Agosto de 1993), e posteriormente, ao seu reconhecimento pelo Ministério da Educação em Portugal, após Pareceres positivos de Comissões de especialistas nomeadas pelo CRUP (em Junho de 1997). Foi também responsável pelo lançamento dos Mestrados (iniciados em 1993/94) assim como dos Doutoramentos (iniciados em 1995/96), em Engenharia, na mesma Faculdade, tendo elaborado e apresentado as respectivas propostas aprovadas pelo Senado Universitário. Desde 1993 a Faculdade já formou cerca de 1500 engenheiros, 400 mestres e 20 doutores. Reestruturou (8) e criou de novo (22) - **30 laboratórios de engenharia** (num investimento total de cerca de 2MEuros), principalmente para reforço do ensino laboratorial nas diferentes áreas, como por exemplo em EEE, Enga. Civil e Ambiental, EI e Engenharia Electromecânica (incluindo Termodinâmica e Robótica) - <http://www.fst.umac.mo/en/lab>.

[Nota: Coordenou também, entre Setembro de 1993 e Agosto de 2001, o envio para Portugal de **38 alunos de pós-graduação**, em diversas áreas de **Engenharia**, que estagiaram 1 ano ou mais (28 alunos) em Instituições de I&D Portuguesas [nomeadamente, no INESC-Lisboa (14), INESC-Porto (6), ISQ (2), UNINOVA (2), IDAD/U.Aveiro (2), LNEC (1) e IST (1)] ou trabalharam nas suas **Teses de Mestrado** [IDAD/U.Aveiro (2), IST (1), INESC-Porto/U.Porto (2)] ou de **Doutoramento** [ISR/IST (2), GCSI/IST (1), U.Aveiro (1) e INESC-Lisboa/IT/IST (1)]. Foi responsável pela coordenação do **suporte financeiro**, selecção e escolha das áreas científicas, sendo de salientar que o apoio concedido em termos de bolsas superou os **250 kEuros**, suportados pela União Europeia, JNICT, ICCTI, Fundação Oriente, Fundação Macau, Universidade de Macau e algumas das Instituições referidas anteriormente. De entre estes bolsеiros **10 são docentes da UM** ou **investigadores do INESC-Macau**, sendo **1 Prof. Associado**, **4 Profs. Auxiliares** (doutorados na UM) e **5 Assistentes de Investigação** (com o Mestrado). Para além destes, 1 é docente do Instituto Politécnico de Macau (com o Mestrado) e 1 é Assistente de Investigação (com o Mestrado) do Laboratório de Engenharia Civil de Macau. Os restantes 26 encontram-se integrados em empresas [como por exemplo, a Companhia de Electricidade de Macau - CEM, Administração do Aeroporto (Torre de Controle) - ADA], ou serviços públicos da administração de Macau (por exemplo, Direcção de Serviços de Obras Públicas e Autoridade de Aviação Civil).]

Público (Macau)

Setembro 1	1997	Agosto 31	2006	<p><u><i>Intensa actividade externa à Universidade</i></u></p> <p>Actividade de Gestão Científica e Admin. no IEEM</p> <p>Foi vogal da Direcção do <i>Instituto de Estudos Europeus de Macau – IEEM</i>, entre Janeiro e Outubro de 2002, em representação da UM. Foi igualmente Presidente do Conselho Científico do Mestrado em Assuntos Europeus (97/06), reconhecido em Portugal pelo Ministério da Educação (de que fizeram parte também o Prof. Manuel Porto - U.Coimbra e o Prof. Jorge Alves - U.Aveiro) e que tem supervisionado sob o ponto de vista científico e pedagógico as 8 edições do Mestrado (frequentaram este programa cerca de 200 alunos no total, entre os anos lectivos de 97/99 e 2009/2010, o qual é organizado conjuntamente pela UM e o <i>Instituto de Estudos Europeus de Macau, IEEM</i>) - http://www.ieem.org.mo/.</p>
Março 1	1996	Março 31	2003	<p>Actividade de Gestão no INESC-Macau</p> <p>Criou localmente as condições para a criação do INESC-Macau (negociando o protocolo inicial entre a UM e o INESC-Portugal) e posteriormente como vogal (96/97) e Presidente da Direcção (97/03) – em representação da UM – liderou dezenas de projectos de I&D, sendo importante mencionar os seguintes: i) o “Portuguese-Chinese Bi-directional and Automatic Translation System” – pacote de <i>software</i> único no mundo que envolve as 2 línguas e que já se encontra em utilização na administração pública (bilingue – Chinês e Português) de Macau, assim como em mais de 200 empresas distribuídas pela China, Brasil, Portugal, Angola, Moçambique e Cabo-Verde – http://www.inesc-macau.org.mo/pct/, com <i>Software Trade Mark</i> em Macau e HK sob o nome de PCT; e ii) o “Home Health Care System” para a monitorização remota e automática através da linha telefónica (a partir do hospital), e com o equipamento computadorizado apropriado, do electrocardiograma e da pressão arterial de doentes cardíacos (que se movimentavam livremente em casa devido à tecnologia <i>sem-fios</i> utilizada). <u>Este projecto inovador desenvolvido em 1996 e aplicado a 20 doentes cardíacos permitiu salvar a vida de um dos pacientes</u> – http://www.inesc-macau.org.mo.</p>
Setembro 1	2001	Março 31	2003	<p>Membro do Conselho para a Ciência e Tecnologia, como Presidente do INESC-Macau e nomeado oficialmente pelo Governo da Região Administrativa Especial de Macau - RAEM (Administração Chinesa).</p>
Abril	2001	Setembro	2002	<p>Co-fundador da Chipidea Microelectrónica (Macau) [agora Synopsys] tendo coordenado em representação da UM o Protocolo de Cooperação - UM / Chipidea Microelectrónica que levou à criação de um Centro de Projecto da empresa em Macau em Outubro de 2001.</p>

Outubro 7	1998	Janeiro 31	2000	Membro do Conselho Consultivo do Y2K , como Presidente do INESC-Macau e nomeado oficialmente pelo Governo de Macau (Administração Chinesa) [criou o “ <i>Macao Y2K Center</i> ”].
Janeiro 1	1998	Dezembro 19	1999	Membro do Conselho Consultivo para a Ciência, Tecnologia e Inovação , como Presidente do INESC-Macau e nomeado oficialmente pelo Governo de Macau (Administração Portuguesa).
Setembro 1	1997	Setembro 30	2000	Presidente (ou VP) da Assembleia Geral do Instituto para o Desenvolvimento e Qualidade – IDQ-Macau , tendo liderado o grupo que criou o Instituto em Março de 1996, representando a UM no âmbito de um Protocolo com o Instituto de Soldadura e Qualidade – ISQ, Portugal.
Outubro 1	1993	Agosto 31	2000	Membro da Comissão para o reconhecimento de Graus Académicos Universitários , nomeado oficialmente pelo Governo de Macau.

Na Comunidade Científica Internacional

a) IEEE

Jan 1	2010	Dec 31	2011	Editor-Associado , <i>IEEE Transactions on CAS – Part II: Express Briefs</i> , da <i>IEEE Circuits And Systems Society (CASS)</i> .
Jan 1	2009	Dec 31	2012	Vice-Presidente , <i>Região 10 (Asia, Australia, the Pacific)</i> da <i>IEEE Circuits And Systems Society (CASS)</i> , e igualmente Membro do Board of Governors da mesma Sociedade. http://ewh.ieee.org/soc/icss/joomla/index.php?option=com_content&task=blogcategory&id=100&Itemid=215
Jan 1	2008			IEEE Fellow [Membro do IEEE Member desde 1988] – <i>For Leadership in Engineering Education</i> .
Aug 1	2005	Dec 31	2008	Presidente (e Fundador) - IEEE Macau Joint-Chapter Circuits And Systems/Communications - http://ieemacau.eee.umac.mo/CAS_COM/ [“2009 World-Chapter of the Year” by IEEE CASS].
Nov 14	2003	Dec 31	2005	Presidente (e Fundador) - IEEE Macau Section , (A Secção foi constituída com 50 membros em 2003 e conta presentemente com cerca de 200 membros, dos quais 1 é Fellow e 10 são <i>Senior Members</i>) - http://ieemacau.eee.umac.mo .
	1998	-----		Conselheiro , <i>Ramo Estudantil da Universidade de Macau do IEEE</i> (preside todos os anos ao Júri de uma competição regional de projectos finais das licenciaturas em EEE e Engenharia Informática, que envolve Universidades de Macau e Hong Kong)

b) Conselheiro Científico

Março	2010			Examinador Externo na Avaliação duma Proposta de Projecto da área de <i>Prognostics and System Health Management (PHM)</i> - convidado pelo Research Grants & Contracts Office da City University of Hong Kong.
-------	------	--	--	--

Julho 2003

Examinador Externo na Avaliação duma Proposta de Projecto da área de *Analog and Mixed-Signal VLSI*, submetida pelo Departamento de Engenharia Electrónica da Universidade Chinesa de Hong Kong – convidado pelo *Research Grants Council – RGC* do *Hong Kong University Grants Committee – UGC*.

c) "Reviewer" de Revistas Científicas e Conferências (Indexadas por: *ISI - Web of Science, SCI, SCI Expanded ou IEEE Xplore*)

Revistas Científicas

12. *IEEE Journal of Solid-State Circuits*
11. *IEEE Trans. on Circuits and Systems I: Regular Papers*
10. *IEEE Trans. on Circuits and Systems II: Express Briefs*
9. *IET Electronics Letters*
8. *IET Circuits Devices & Systems*
7. *Journal for Optimization and Engineering* (Springer)
6. *Journal of Circuits, Systems & Computers* (World Scientific-Japan)
5. *Analog Integrated Circuits & Signal Processing Journal* (Springer)
4. *International Journal of Circuit Theory and Applications* (Wiley-Interscience)
3. *IEEE Trans. on CAS I: Fundamental Theory and Applications (2000–2003)*
2. *IEEE Trans. on CAS II: Analog and Digital Signal Processing (2000-2003)*
1. *IEE Electronics Letters (1992-2006)*

Conferências

8. *IEEE International Conference on Computer as a Tool - EUROCON*
7. *IEEE European Solid-State Circuits Conference - ESSCIRC*
6. *IEEE International Symposium on Circuits and Systems – ISCAS*
5. *IEEE Asian Solid-State Circuits Conference – ASSCC*
4. *IEEE Asia-Pacific Conference on Circuits and Systems- APCCAS*
3. *IEEE Phd Research In Microelectronics & Electronics ASIA – PRIMEASIA*
2. *IEEE Phd Research In Microelectronics & Electronics – PRIME*
1. *IEEE Design of Circuits and Integrated Systems – DCIS*

d) Organização de Conferências Internacionais (Organizing, Technical Program and Advisory Committees)

Out 2011

30. 3th *IEEE Asia Pacific Conference on Postgraduate Research in Microelectronics & Electronics (PrimeAsia) – PRIMEASIA'2011*, Macao, China, **General Chair**

Set 2011

29. 37th *IEEE European Solid-State Circuits Conference – ESSCIRC'2011*, Helsinki, Seville, **Technical Program Committee Member & Co-Chair of the Analog Circuits Sub-Committee**

Jun 30	2011	Jul 1	2011	28. 10 th IEEE International Symposium on Signals, Circuits and Systems – ISSCS'2011 , Iasi, Romania, Technical Program Committee
Abr 28	2011	Abr 30	2011	27. IEEE International Conference on Computer as a Tool – EUROCON 2011 , Lisbon, Portugal, Technical Program Committee Co-Chair
Dez 6	2010	Dez 9	2010	26. 10 th IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS'2010 , Kuala Lumpur, Malaysia, International Steering Committee Chair
Set 13	2010	Set 17	2010	25. 36 th IEEE European Solid-State Circuits Conference – ESSCIRC'2010 , Seville, Spain, Technical Program Committee Member & Co-Chair of the Analog Circuits Sub-Committee
Set 6	2010	Set 10	2010	24. XX Annual Meeting of the Association of Portuguese Speaking Universities – AULP'2010 , Macao, China, Organizing Committee Chair and Scientific Program Committee Chair
Jan 12	2010	Jan 14	2010	23. 2 nd IEEE International Conference on Frontiers of Prognostics & Health Management – PHM'2010 , Macao, China, (jointly organized by CALCE/University of Maryland, City University of Hong Kong and UM), Conference Co-Chair
Dez 7	2009	Dez 10	2009	22. 7 th IEEE International Conference on Information, Communications and Signal Processing – ICICS'2009 , Macao, China, (jointly organized by Nanyang Technological University, Singapore and UM), Honorary Conference Co-Chair
Nov 31	2008	Dez 3	2008	21. 9 th IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS'2008 , Macao, China, General Chair http://apccas2008.umac.mo/mqc.html
Mai 27	2008	Mai 28	2008	20. Jean Monnet Conference – The European Union at 50: Assessing the Past, Looking Ahead , UM, Macao, China, (jointly supported by the European Union and UM), Organizing Committee
Dez 4	2006	Dez 6	2006	19. 8 th IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS'2006 , Singapore, Technical Program Committee
Ago 24	2006	Ago 27	2006	18. 10 th IEEE Cross-Strait Tri-Regional Radio, Science & Wireless Technology conference – CSTRWC'2006 , UM, Macao, China, (supported by IEEE Macau, H.K., Beijing & Taipei Sections), General Chair
Jul 13	2006	Jul 14	2006	17. 4 th IEEE / IEE Regional Inter-University Postgraduate Electrical and Electronics Engineering Conference - RIUPEEEEC'2006 , UM, Macao, China, (supported by IEEE Macau & H.K. Sections and IEE H.K.), General Chair
Jun 12	2006	Jun 16	2006	16. XVI Annual Meeting of the Association of Portuguese Speaking Universities – AULP'2006 , Macao, China, Organizing Committee Chair and Scientific Program Committee Chair
Jun 12	2006	Jun 15	2006	15. IEEE Ph.D. Research in Microelectronics and Electronics - PRIME'2006 , Otranto, Lecce, Italy, Technical Program Committee
Dez 11	2005	Dez 13	2005	14. IEEE 2005 Asia-Pacific Workshop on Visual Information Processing - VIP'2005 , Hong Kong, China, Advisory Committee

Nov 30	2005	Dez 2	2005	13. 4 th International Conference on Wavelet Analysis and its Applications – WAA'2005 , UM, Macao, China, (supported by IEEE Macau Section), Honorary Chair
Jul 14	2005	Jul 15	2005	12. IEEE / IEE Regional Inter-University Postgraduate Electrical and Electronics Engineering Conference - RIUPEEEEC'2005 , Hong Kong, China, (supported by IEEE H.K. & Macau Sections and IEE Hong Kong), Advisory Committee
Jun 29	2005	Jul 3	2005	11. IEEE International Conference on Robotics & Biomimetics – ROBIO'2005 , Hong Kong & Macao, China, (supported by IEEE H.K. & Macau Sections), Academic Advisory Board
Jun 14	2005	Jun 16	2005	10. 9 th IEEE International Symposium on Consumer Electronics – ISCE'2005 , UM, Macao, China, (supported by IEEE H.K. & Macau Sections), Organizing Committee Chair – Macao
Abr 27	2005	Abr 30	2005	9. IEEE 2005 International Conference on Asian Green Electronics, Pudong, Shanghai, China, Academic Advisory Board
Dez 6	2004	Dez 9	2004	8. 7 th IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS'2004 , Tainan, Taiwan, Technical Program Committee
Nov 30	2004	Dez 2	2004	7. 11 th IEEE Annual Conference on Mechatronics and Machine Vision in Practice - M2VIP'2004 , UM, Macao, China, (supported by IEEE H.K. & Macau Sections), Organizing Committee Chair – Macao
Out 13	2004	Out 15	2004	6. IEEE/IEE Japan International Analog VLSI Workshop – AVLSIWS'2004 , UM, Macao, China, (supported by IEEE Tokyo CAS Chapter and IEEE Macau Section), General Chair http://www.umac.mo/AVLSIWS2004/
Set 21	2004	Set 23	2004	5. IEEE European Solid-State Circuits Conference - ESSCIRC'2004 , Leuven, Belgium, Technical Program Committee
Apr 27	2004	Apr 30	2004	4. IEEE 2004 International Conference on the Business of Electronic Product Reliability and Liability, Shanghai, China, Local Advisory Board
Out 7	2003	Out 10	2003	3. XIII Annual Meeting of the Association of Portuguese Speaking Universities – AULP'2003 , Macao, China, Organizing Committee Chair and Scientific Program Committee Chair
Abr 20	1998	Abr 23	1998	2. VIII Annual Meeting of the Association of Portuguese Speaking Universities – AULP'1998 , Macao, China, Organizing Committee Chair and Scientific Program Committee Chair
Jul 2	1997	Jul 4	1997	1. 1 st International Conference on Technology Policy and Innovation / Management, Assessment, Commercialization, Application and Organization of Science and Technology - Macau'97 , UM, Macao, China, (jointly organized by UM, IST / TU of Lisbon and University of Texas at Austin), General Co-Chair

e) Outras Confs. Int. e Seminários

(Coordenador, IEEE Macau)

Jan 11	2006			IEEE and a New Strategy for China, Seminário pelo Professor Michael Lightner (<u>Presidente do IEEE - 2006</u>), Univ. de Macau, Macau, China, (na posse da nova Direcção da Secção de Macau do IEEE)
Out 12-14	2005			IEEE / ACM SIGGRAPH The 13 th Pacific Conference on Computer Graphics and Applications – PACIFIC GRAPHICS'2005 , Universidade de Macau, Macau, China (apoiada pela Secção de Macau do IEEE)

Set 18-19	2004	IEEE (MTT/S) <i>The 5th (HK/Macau) AP / MTT Postgraduate Conference</i> , Universidade de Macau, Macau, China (apoiada pelo IEEE HK Section AP/MTT Chapter & Secção de Macau do IEEE)
Fev 17	2004	<i>IEEE: a Global Community</i> , Seminário pelo Doutor Arthur Winston (Presidente do IEEE - 2004) , Universidade de Macau, Macau, China (na inauguração oficial da Secção de Macau do IEEE)

IV. Resultados Significativos

Prémios e Artigos Premiados (com alunos de pós-graduação sob a sua orientação)

Fev	2011	17. ISSCC 2011 Silk-Road Award for a Ph.D. Student from an emerging country or region from IEEE R-10 (He-Gong Wei – 1 st . author) accepted for <i>IEEE International Solid-State Circuits Conference – ISSCC 2011</i> , San Francisco, USA, February 2011.
Jun	2010	16. 2010 Outstanding Young Author Award , from <i>IEEE CAS Society</i> (Pui-In Mak – 1 st author), in IEEE Transactions on CAS – Part I: Regular Papers , vol. 56, No.5, pp.933-942, May 2009 .
Set	2009	15. Gold Leaf Certificate , in <i>IEEE Ph.D. Research in Microelectronics and Electronics Conference Asia – PRIMEASIA'2009</i> , pp.165-168, Shanghai, China.
Set	2009	14. Silver Leaf Certificate , in <i>IEEE Ph.D. Research in Microelectronics and Electronics Conference Asia – PRIMEASIA'2009</i> , pp.117-120, Shanghai, China.
Jun	2009	13. Certificate of Merit , <i>Innovative Entrepreneurship in the Portuguese Diaspora - Award</i> , Lisbon, Portugal.
Mai	2009	12. 2009 World-Chapter of the Year - IEEE Circuits And Systems Society , IEEE Macau Joint-Chapter on CAS/COM, Founding Chapter Chair 2005-2008.
Dez	2008	11. Certificate of Merit , in <i>IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS'2008</i> , Macao, China.
Jan	2008	10. IEEE Fellow , "For leadership in engineering education".
Jun	2007	9. Most Favourite Teacher , eleito pelos estudantes DEEE / FST / UM.
Jul	2006	8. Two Certificates of Merit , in <i>IEEE Regional Inter-University Post-graduate Electrical and Electronic Engineering Conference – RIUPEEE'2006</i> , Macao, China.
Jul	2005	7. Silver Leaf Certificate , in <i>IEEE Ph.D. Research in Microelectronics and Electronics Conference – PRIME'2005</i> , Volume I, pp.223-226, École Polytechnique Fédéral de Lausanne - EPFL, Lausanne, Switzerland.
Jul	2005	6. Certificate of Merit , in <i>IEEE Regional Inter-University Post-graduate Electrical and Electronic Engineering Conference – RIUPEEE'2005</i> , Hong Kong, China.

Fev/Jun	2005	5. Award for Second Place / Conceptual Architecture Category , in <i>IEEE 52nd Edition International Solid-State Circuits Conference - ISSCC'2005 (San Francisco) & 42nd Edition of Design Automation Conference - DAC'2005 (Anaheim)</i> , California, USA.
Mai	2005	4. Certificate of Merit , in <i>IEEE International Symposium on Circuits and Systems - ISCAS'2005</i> , Kobe, Japan.
Out	2004	3. Best Paper Award , in <i>IEEE / IEE Japan 7th International Analog VLSI Workshop - AVLSIWS'2004</i> , Macao, China.
Jul	2004	2. Best Paper Award - Second Place , in <i>IEEE Midwest Symposium on Circuits and Systems - MWSCAS'2004</i> , Hiroshima, Japan.
Out	2003	1. Best Paper Award , in <i>IEEE International Conference on ASIC - ASICON'2003</i> , Beijing, China.

Condecorações

Dez 19	2001	Título Honorífico de Valor , atribuída pelo Governo da Região Administrativa Especial de Macau - RAEM (Administração Chinesa), foi a primeira condecoração atribuída a um membro da Universidade de Macau desde a criação da RAEM - in <i>Ordem Executiva Nº. 91/2001 de 19/12/2001, pp.2352(16), no Boletim Oficial de Macau - I Série - Nº 51, de 21/12/2001.</i>
Dez 10	1999	Medalha de Mérito Profissional , atribuída pelo Governo de Macau (Administração Portuguesa), "...como VR da UM e Presidente do INESC-Macau..., considerando as suas excelentes qualidades profissionais e a dedicação que sempre tem revelado no exercício de todas as responsabilidades que lhe foram cometidas no âmbito do ensino superior, nomeadamente no domínio da investigação científica... qualidades (essas) e permanente entrega à causa da educação e promoção do ensino superior em Macau (que) lhe granjearam o respeito e reconhecimento de toda a comunidade docente e discente, constituindo por esse motivo um exemplo a seguir." - in <i>Portaria Nº. 565/99/M de 17/12/1999, pp.8076(672), no Boletim Oficial de Macau - I Série - 2º Suplemento, Nº.50, de 17/12/1999.</i>

Patentes Internacionais (USA)

7. Pui-In Mak, Seng-Pan U, R.P.Martins, *Two-Step Channel-Selection for Wireless Receiver Front-Ends*, **US Patent No. 7,529,322**, from May 5, 2009.
6. Pui-In Mak, Seng-Pan U, R.P.Martins, *DC-Offset Canceled Programmable Gain Array for Low-Voltage Wireless LAN System and Method Using the Same*, **US Patent No. 12/355,658**, from Jan 6, 2011.
5. Pui-In Mak, Seng-Pan U, R.P.Martins, *Two-Step Channel Selection for Wireless Transmitter Front-Ends*, **US Patent Pending**, Serial No. 12/203,837.
4. Pui-In Mak, Seng-Pan U, R.P.Martins, *Switched Current-Resistor Programmable Gain Array for Low-Voltage Wireless LAN System and Method Using the Same*, **US Patent Application**, Serial No. 12/355,649.

3. Sai-Weng Sin, Seng-Pan U and R.P.Martins, *Low-Voltage Finite-Gain Compensation Technique for High-Speed Reset- and Switched-Opamp Circuits*, **US Patent Application** [under processing].

2. Sai-Weng Sin, Seng-Pan U and R.P.Martins, *Very Low-Voltage SC-CMFB Technique for Fully-Differential Reset-Opamp Circuits*, **US Patent Application** [under processing].

1. U-Fat Chio, He-Gong Wei, Yan Zhu, Sai-Weng Sin, Seng-Pan U and R.P.Martins, *Flash-SAR Two-Step Subranging ADC*, **US Patent Application** [under processing].

V. Reconhecimentos

Em Livros

2007 **Reconhecimento no Prefácio (pp.x)**, *Wavelet Analysis and Applications*, ISBN-13: 978-3-7643-7777-9, Boston, USA: Birkhäuser, **2007** (“*volume specially designed to be dedicated to Rui Paulo da Silva Martins, for his unflagging support to mathematics in the university, including the conference*”)

2004 **Reconhecimento no Prefácio (pp.xii)**, *Advances in Analysis and Geometry – New Developments using Clifford Algebras, Series on Trends in Mathematics*, ISBN: 0-387-26121-4, Boston, USA: Birkhäuser, **2004** (“*for contribution to the realization of the satellite conference at the University of Macau in cooperation with the Chinese Mathematical Society, from where the papers included in the book were selected*”)

Em Artigo

Ago 2004 **Reconhecimento no final (pp.1413)**, “*Beat-to-Beat ECG Ventricular Late Potentials Variance Detection by Filter Bank and Wavelet Transform as Beat-sequence Filter*”, *IEEE Transactions on CAS – Part I: Regular Papers*, vol. 51, No.8, pp.1407-1413, **2004** (“*for his very valuable advice to this paper*”)

VI. Seminários e outras Apresentações

Abr 24	2009	9. "Set-up of Human and Technical Infrastructure of Analog and Mixed-Signal VLSI State Key Laboratory", Apresentação ao Fundo de Ciência e Tecnologia de Macau (FDCT), Governo de Macau, Macau, China .
Mar 28	2008	8. "Why the interest in the position of Vice-Rector (Research)?", Apresentação à Comissão de Recrutamento da UM para Vice-Reitor (Investigação), Macau, China .
Nov 25	2005	7. "Portuguese Universities in transition from Tradition to European Union Bologna's Higher-Education Framework System – University of Macau as a Case Study", Comunicação convidada na 2005 Sino Education Conference, National Taiwan Normal University, Taipé, Taiwan
Mai 24	2005	6. "Universidade de Macau – Tecnologia, Gestão Eficiente e Desenvolvimento Acelerado", Comunicação convidada no XV Encontro da Associação das Universidades de Língua Portuguesa - AULP, Instituto Superior de Ciências Sociais e Políticas / UTL, Lisboa, Portugal
Fev 17	2004	5. <i>EEE Activities in Macao</i> , na cerimónia de tomada de posse como Presidente da Secção de Macau do IEEE (na presença do Presidente do IEEE), Universidade de Macau, Macau, China
Nov	2003	4. "University of Macau – Teaching, Research and Management with International Standards", Comunicação convidada (em representação do Reitor da UM) no Presidents' Forum – the Reform and Development of Contemporary Higher Education, 110 ^o Aniversário - Universidade de Wuhan, Wuhan, Hubei, China
Out 25	2000	3. "Analog Filters in Integrated Systems: CMOS Multirate Switched-Capacitor and GaAs Microwave Lumped and Tuned Transversal", Seminário convidado (incluído no <i>The First Portugal-China Workshop on Solid-State Circuits</i> organizado conjuntamente pelo IST, UM e Universidade de Fudan), Universidade de Fudan, Xangai, China
Nov	1998	2. "University Development facing Globalization - Teaching and R&D in the Age of Information Technology", Comunicação convidada (em representação do Reitor da UM) no <i>Symposium on Educational Reform & Development for 21st Century Higher Education of Learning</i> , 70 ^o Aniversário – Universidade de Guangxi, Nanning, Guangxi, China
Jul 27	1993	1. "CMOS Multirate Switched-Capacitor Filters", Seminário convidado no Instituto da Microelectrónica, Universidade de Tsinghua, Pequim, China

VII. Funções Actuais dos Ex-Doutorandos

- 2008 8. **Wai-Wa Choi**, *Professor Auxiliar, Wireless Communication Lab, DEEE/FST/UM.*
- 2008 7. **Sio-Weng Ting**, *Professor Auxiliar, Wireless Communication Lab, DEEE/FST/UM.*
- 2008 6. **Sai-Weng Sin**, *Professor Auxiliar e Coordenador da Linha de Investigação Data Conversion & Signal Processing do Analog and Mixed-Signal VLSI Lab, DEEE/FST/UM.*
- 2006 5. **Pui-In Mak**, *Professor Auxiliar e Coordenador da Linha de Investigação Wireless Research Line do Analog and Mixed-Signal VLSI Lab, DEEE/FST/UM. Membro do BOG da IEEE CAS Society.*
- 2002 4. **Vai Mang I**, *Professor Associado e Director do DEEE/FST/UM. Presidente da IEEE Macau Section.*
- 2002 3. **Seng-Pan U**, *General Manager Synopsys (Chipidea-Macau), e Professor Associado (part-time) do DEEE/FCT/UM.*
- 2001 2. **Cheong Ngai**, *Professor Associado do Instituto Politécnico de Macau e Coordenador-Adjunto da Licenciatura em Computer Studies.*
- 2000 1. **Kam-Weng Tam**, *Professor Associado e Director do Wireless Communication Lab, DEEE/FCT/UM.*

VIII. Publicações Seleccionadas (213)

Teses

2. R.P.MARTINS, *Circuitos Multirritmo com Condensadores Comutados e suas Aplicações em Alta Frequência, Ph.D. Thesis*, Instituto Superior Técnico - **TU of Lisbon**, Portugal, October **1991**.
1. R.P.MARTINS, *Amplificadores Operacionais MOS para Filtros com Condensadores Comutados, Master Thesis*, Instituto Superior Técnico - **TU of Lisbon**, Portugal, January **1985**.

Livros (co-autor)

5. PUI-IN MAK, R.P.MARTINS, *High-/Mixed-Voltage Analog and RF Circuit Techniques for Nanoscale CMOS*, Engineering, Circuits and Systems, ISBN: 978-1-4419-9538-4, USA: **Springer**, June **2012** (forthcoming).
4. SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, *Generalized Low-Voltage Circuit Techniques for Very High-Speed Time-Interleaved Analog-to-Digital Converters*, Analog Circuits and Signal Processing Series, ISBN: 978-90-481-9709-5, Dordrecht, The Netherlands: **Springer**, January **2011**.
3. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, *Analog Baseband Architectures and Circuits for Multistandard and Low-Voltage Wireless Transceivers*, The Kluwer International Series in Engineering and Computer Science - Analog Circuits and Signal Processing, ISBN: 978-1-4020-6432-6, Dordrecht, The Netherlands: **Springer**, September **2007**.
2. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, *Design of Very High-Frequency Multirate Switched-Capacitor Circuits – Extending the Boundaries of CMOS Analog Front-End Filtering*, Technology Series, ISBN: 978-7-03-018249-4, Beijing, China: **Science Press**, January **2007**.
1. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, *Design of Very High-Frequency Multirate Switched-Capacitor Circuits – Extending the Boundaries of CMOS Analog Front-End Filtering*, The Kluwer International Series in Engineering and Computer Science - Analog Circuits and Signal Processing, ISBN: 0-387-26121-4, Dordrecht, The Netherlands: **Springer**, September **2005**.

Livros (co-editor)

7. C.M.SARMENTO, M.A.ESPADINHA, R.P.MARTINS, *A China, Macau e os Países de Língua Portuguesa / Proceedings of the 20th Meeting of the Association of Portuguese Speaking Universities - AULP – Macau 2010*, AULP Edition, ISBN: , February **2011**.
6. M.A.ESPADINHA, L.SEABRA, A.R.BAPTISTA, R.P.MARTINS, *Dicionário Temático da História de Macau - DITEMA – Macau 2010*, ISBN: 979-99937-1-009-6, Macao, China, September **2010**.

5. SENG-PAN U, GANG WEI, HOWARD C. LUONG, F.MALOBERTI, R.P.MARTINS, *Proceedings of the 9th IEEE Asia-Pacific Conference on Circuits And Systems – APCCAS 2008*, IEEE CASS & IEEE Macau Joint-Chapter on CAS/COM Joint-Edition, ISBN: 978-1-4244-2342-2 [*in IEEE Xplore*], Macao, China, December 2008.
4. C.M.SARMENTO, M.A.ESPADINHA, R.P.MARTINS, *Organização do Espaço de Ensino Superior e Investigação dos Países de Língua Portuguesa / Proceedings of the 16th Meeting of the Association of Portuguese Speaking Universities - AULP – Macau 2006*, AULP Edition, ISBN: 978-989-95425-5-6, February 2008.
3. WONG-MAN CHUNG, VAI MANG I, R.P.MARTINS, *Proceedings of the 4th Regional Inter-University Postgraduate Electrical and Electronics Engineering Conference – RIUPEEEC 2006*, IEEE HK, Beijing, Taiwan & Macau Sections Joint-Edition, University of Macau, Macao, China, July 2006.
2. M.A.ESPADINHA, G.FEIO, R.P.MARTINS, *O Espaço Lusófono do Ensino Superior e Investigação / Proceedings of the 13th Meeting of the Association of Portuguese Speaking Universities - AULP – Macau 2003*, AULP Edition, ISBN: 99937-26-81-8, Publications Centre, University of Macau, Macao, China, June 2006.
1. SENG-PAN U, KAZUYUKI WADA, NOBUO FUJII, R.P.MARTINS, *Proceedings of the 7th 2004 IEEE International Analog VLSI Workshop – AVLSIWS 2004*, Institute of Electrical Engineers Japan and IEEE Macau Section Joint-Edition, University of Macau, Macao, China, October 2004.

Capítulos de Livros

5. P.C.CASTRO, R.P.MARTINS, "Historic Evolution of the University of Macau's Governance and Management Model", in *Government and Management Models in Higher Education – A Global Perspective*, ISBN:(in press), pp.61-76, Coimbra Centre for Innovative Management (CCIM), Faculty of Economy - University of Coimbra, **Vida Económica: Portugal, 2008**.
4. IU VAI PAN, R.P.MARTINS, "Science and Technology Policies for Macau towards the 21st Century", in *Science, Technology and Innovation Policy: Opportunities and Challenges for the Knowledge Economy - Part V Opportunities for China*, ISBN: 1-56720-271-3, pp.453-458, Westport, **Quorum Books: USA, 2000**.
3. R.P.MARTINS, "A Universidade de Macau – Evolução recente e desafios futuros", in *A Presença Portuguesa no Pacífico – Fórum Macau*, ISBN: 972-9229-70-08, pp.119-137, **Instituto do Oriente/ISCSP: TU of Lisbon, Portugal, April/May 1999**.
2. A.C.M.SOUSA, R.P.MARTINS, "Visão Global do Desenvolvimento da Tecnologia nalguns Países da Região do Pacífico e um "Microcosmos": Macau", in *Elementos para a Gestão de Ciência e Tecnologia*, ISBN: 972-9493-36-7, pp.27-45, **JNICT: Portuguese Ministry of Science and Technology, Lisbon, Portugal 1996**.
1. J.E.FRANCA, R.P.MARTINS, "Multirate Switched-Capacitor Filters", Chapter 8 in *Design of VLSI for Telecommunications and Signal Processing*, ISBN: 0-13-203639-8, pp.251-288, Englewood Cliffs, New Jersey, **Prentice-Hall: USA, 1994**.

Artigos em Revistas Científicas

37. ZUSHU YAN, PUI-IN MAK, R.P.MARTINS, "Two-Stage Operational Amplifiers: Power-and-Area-Efficient Frequency Compensation for Driving a Wide Range of Capacitive Load", *IEEE CAS Magazine*, vol. 11, No.1, pp.26-42, 1st Quarter 2011.
36. PUI-IN MAK, R.P.MARTINS, "High-/Mixed-Voltage RF and Analog CMOS Circuits Come of Age", *IEEE CAS Magazine*, vol. 10, No.4, pp.27-39, 4th Quarter 2010.
35. U-FAT CHIO, HE-GONG WEI, YAN ZHU, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, F. MALOBERTI, "Design and Experimental Verification of a Power Effective Flash-SAR Subranging ADC", *IEEE Transactions on CAS – Part II: Express Briefs*, vol. 57, No.8, pp.607-611, August 2010.
34. PUI-IN MAK, R.P.MARTINS, "A $2 \times V_{DD}$ -Enabled Mobile-TV RF Front-End with TV-GSM Interoperability in 1-V 90-nm CMOS", *IEEE Transactions on Microwave Theory and Techniques*, vol. 58, No.7, pp.1664-1676, July 2010.
33. YAN ZHU, CHI-HANG CHAN, U-FAT CHIO, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, FRANCO MALOBERTI, "A 10-bit 100-MS/s Reference-Free SAR ADC in 90nm CMOS", *IEEE Journal of Solid-State Circuits*, vol. 45, No.6, pp.1111-1121, June 2010.
32. KA-FAI UN, PUI-IN MAK, R.P.MARTINS, "Analysis and Design of Open-Loop Multi-Phase Local-Oscillator Generator for Wireless Applications", *IEEE Transactions on CAS – Part I: Regular Papers*, vol. 57, No.5, pp.970-981, May 2010.
31. YAN ZHU, U-FAT CHIO, HE-GONG WEI, SAI-WENG SIN, SENG-PAN, R.P. MARTINS, "Linearity Analysis On A Series-Split Capacitor Array for High-Speed SAR ADCs", *Hindawi VLSI Design*, Special Issue with "Selected Papers from the Midwest Symposium on Circuits and Systems", vol. 2010, no. 1, pp. 1-8, April 2010.
30. HE-GONG WEI, U-FAT CHIO, YAN ZHU, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "A Rapid Power-Switchable Track-and-Hold Amplifier in 90-nm CMOS", *IEEE Transactions on CAS – Part II: Express Briefs*, vol. 57, No.1, pp.16-20, January 2010.
29. SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "A 1.2-V 10-bit 60-360MS/s Time-Interleaved Pipelined ADC in 0.18 μ m CMOS with Minimized Supply Headroom", *IET Proceedings - Circuits, Devices and Systems*, vol. 4, no. 1, pp. 1-13, January 2010.
28. PUI-IN MAK, R.P.MARTINS, "Design of an ESD-Protected Ultra-Wideband LNA in Nanoscale CMOS for Full-Band Mobile TV Tuners", *IEEE Transactions on CAS – Part I:*

- Regular Papers, vol. 56, No.5, pp.933-942, May 2009 [“2010 Outstanding Young Author Award from IEEE CAS Society”].**
27. CHON-TENG MA, PUI-IN MAK, MANG-I VAI, PENG-UN MAK, SIO-HANG PUN, WAN FENG, R.P.MARTINS, “Frequency-Bandwidth-Tunable Powerline Notch Filter for Biopotential Acquisition Systems”, *IET Electronics Letters*, vol.45, No.4, pp.197-198, 12 February 2009.
 26. SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, “Generalized Circuit Techniques for Low-Voltage High-Speed Reset- and Switched-Opamps”, *IEEE Transactions on CAS – Part I: Regular Papers*, vol. 55, No.8, pp.2188-2201, September 2008.
 25. SAI-WENG SIN, U-FAT CHIO, SENG-PAN U, R.P.MARTINS, “Statistical Spectra and Distortion Analysis of Time-Interleaved Sampling Bandwidth Mismatch”, *IEEE Transactions on CAS – Part II: Express Briefs*, vol. 55, No.7, pp.648-652, July 2008.
 24. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, “On the Design of a Programmable-Gain Amplifier with Built-in Compact DC-Offset Cancellers for Very Low-Voltage WLAN Systems”, *IEEE Transactions on CAS – Part I: Regular Papers*, vol. 55, No.2, pp.496-509, March 2008.
 23. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, “Experimental 1-V flexible-IF CMOS analog-baseband chain for IEEE 802.11a/b/g WLAN receivers”, *IET Circuits, Devices & Systems*, (2007), 1, (6), pp.415-426, December 2007.
 22. PHILLIP N. CHEONG, R.P.MARTINS, “Interactive IIR SC Multirate Compiler applied to Multistage Decimator Design”, *Journal of Circuits, Systems, and Computers – World Scientific*, vol. 16, No.4 (2007), pp.517-525, August 2007.
 21. SIO-WENG TING, KAM WENG TAM, R.P.MARTINS, “Novel defect ground structure element with Triple Transmission Zeros and its application for Multi-Spurious Suppression of Microstrip Parallel Coupled-line Bandpass Filter”, *Wiley Microwave and Optical Technology Letters*, vol. 49, No.6, pp.1409-1412, June 2007.
 20. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, “Transceiver Architecture Selection: Review, State-of-the-Art Survey and Case Study”, *IEEE CAS Magazine*, vol. 7, No.2, pp.6-25, 2nd Quarter 2007 [“Among the top 100 most downloaded papers from IEEE Xplore in June, July and August 2007”].
 19. WAI-WA CHOI, KAM-WENG TAM, R.P.MARTINS, “Spurious Suppressed Microstrip Bandpass Filter with Two Transmission Zeros”, *Wiley Microwave and Optical Technology Letters*, vol. 48, No.10, pp.1979-1981, October 2006.
 18. WAI-WA CHOI, KAM-WENG TAM, R.P.MARTINS, “Design of Microwave Lumped and Transversal Bandpass Filter with Noise Reduction”, *Wiley Microwave and Optical Technology Letters*, vol. 48, No.6, pp.1161-1164, June 2006.
 17. SIO-WENG TING, KAM WENG TAM, R.P.MARTINS, “Miniaturized Microstrip Lowpass Filter with Wide Stopband using Double Equilateral U-shaped Defected Ground Structure”, *IEEE Microwave Wireless and Components Letters*, vol. 16, No.5, pp.240-242, May 2006.
 16. SI-WENG FOK, PEDRO CHEONG, KAM-WENG TAM, R.P.MARTINS, “A Novel Microstrip Square-Loop Dual-Mode Bandpass Filter with Simultaneous Size Reduction and Spurious Response Suppression”, *IEEE Transactions on Microwave Theory and Techniques*, vol. 54, No.5, pp.2033-2041, May 2006.
 15. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, “Two-Step Channel Selection – A Novel Technique for Reconfigurable Multistandard Transceiver Front-Ends”, *IEEE Transactions on CAS – Part I: Regular Papers*, vol. 52, No.7, pp.1302-1315, July 2005.
 14. SENG-PAN U, SAI-WENG SIN, R.P.MARTINS, “Exact Spectra Analysis of Sampled Signals with Jitter-Induced Nonuniformly Holding Effects”, *IEEE Transactions on Instrumentation and Measurement*, vol. 53, No.4, pp.1279-1288, August 2004.
 13. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, “A 2.5V, 57-MHz, 15-Tap SC Bandpass Interpolating Filter with 320-Ms/s Output for DDFS system in 0.35- μ m CMOS”, *IEEE Journal of Solid-State Circuits*, vol. 39, No. 1, pp.87-99, January 2004.
 12. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, “Two-step Channel Selection Technique by Programmable Digital-Double Quadrature Sampling for Complex Low-IF Receivers”, *IEE Electronics Letters*, vol. 39, No.11, pp.825-827, 29 May 2003.
 11. CHEONG-NGAI, R.P.MARTINS, J.E.FRANCA, “A Novel Algorithm for Automated Optimum Design of IIR SC Decimators”, *IEEE Transactions on CAS - Part II: Analog and Digital Signal Processing*, vol. 49, No.4, pp.293-296, April 2002.
 10. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, “Improved Switched-Capacitor Interpolators with Reduced Sampled-and-Hold Effects”, *IEEE Transactions on CAS - Part II: Analog and Digital Signal Processing*, vol. 47, No.8, pp.665-684, August 2000.
 9. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, “Offset-& Gain-Compensated and Mismatch-Free SC Delay Circuit with Flexible Implementation”, *IEE Electronics Letters*, vol. 35, No.3, pp.188-189, 4 February 1999.
 8. KAM WENG TAM, P.VITOR, R.P.MARTINS, “MMIC Active Filter with Tuned Transversal Element”, *IEEE Transactions on CAS - Part II: Analog and Digital Signal Processing*, vol. 45, No.5, pp.632-634, May 1998.
 7. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, “Impulse Sampled FIR Interpolation with SC Active-Delayed Block Polyphase Structures”, *IEE Electronics Letters*, vol. 34, No.5, pp.443-444, 5 March 1998.
 6. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, “Switched-Capacitor Interpolators Without the Input Sample-and-Hold Filtering Effect”, *IEE Electronics Letters*, vol. 32, No.10, pp.879-881, 9 May 1996.

5. R.P.MARTINS, J.E.FRANCA, "Cascade Switched-Capacitor IIR Decimating Filters", *IEEE Transactions on CAS - Part I: Fundamental Theory and Applications*, vol. 42, No.7, pp.367-376, 9 July 1995.
4. R.P.MARTINS, J.E.FRANCA, F. MALOBERTI, "An Optimum CMOS Switched-Capacitor Anti-Aliasing Decimating Filter", *IEEE Journal of Solid-State Circuits*, vol. 28, No.9, pp.962-970, September 1993.
3. R.P.MARTINS, J.E.FRANCA, "Novel Second Order Switched-Capacitor Interpolator", *IEE Electronics Letters*, vol. 28, No.4, pp.348-350, 13 February 1992.
2. R.P.MARTINS, J.E.FRANCA, "Optimum Multistage Multirate Switched-Capacitor Architectures for Highly Selective Interface Filtering", *IEE Electronics Letters*, vol. 28, No.1, pp.72-75, 2 January 1992.
1. J.E.FRANCA, R.P.MARTINS, "IIR Switched-Capacitor Decimator Building Blocks with Optimum Implementation", *IEEE Transactions on CAS*, No. 1, pp.81-90, January 1990.

Artigos em Actas de Conferências ("Refereed")

158. HE-GONG WEI, CHI-HANG CHAN, U-FAT CHIO, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, F.MALOBERTI, "A 0.024mm² 8-bit 400 MS/s SAR ADC with 2-bit/Cycle and Resistive DAC in 65 nm CMOS", *Digest of Technical Papers from IEEE International Solid-State Circuits Conference – ISSCC 2011*, vol. 54, pp.188-189, San Francisco, USA, February 2011. [**"Silk-Road Award for a Ph.D. Student from IEEE R-10"**] - [**"World-Top Conference in Microelectronics"**]
157. PUI-IN MAK, R.P.MARTINS, "A 0.46mm² 4dB-NF Unified Receiver Front-End for Full-Band Mobile TV in 65nm CMOS", *Digest of Technical Papers from IEEE International Solid-State Circuits Conference – ISSCC 2011*, vol. 54, pp.172-173, San Francisco, USA, February 2011. [**"World-Top Conference in Microelectronics"**]
156. GUO HE, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "An Ultra Low Power 9-bit 1-MS/s Pipelined SAR ADC for Bio-medical Applications", *accepted for IEEE International Conference on Electronics, Circuits and Systems – ICECS 2010*, Greece, December 2010.
155. YANG JIANG, KIM-FAI WONG, CHEN-YAN CAI, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "A Fixed-Pulse Shape Feedback Technique with Reduced Clock-Jitter Sensitivity in Continuous-Time Sigma-Delta Modulators", *accepted for IEEE International Conference on Electronics, Circuits and Systems – ICECS 2010*, Athens, Greece, December 2010.
154. LI DING, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "An Efficient DAC and Interstage Gain Error Calibration Technique For Multi-Bit Pipelined ADCs", *Proc. IEEE Asia Pacific Conference on Circuits and Systems – APCCAS 2010*, pp. 208-211, Kuala Lumpur, Malaysia, December 2010.
153. YANG JIANG, KIM-FAI WONG, CHEN-YAN CAI, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "A Reduced Jitter-Sensitivity Clock Generation Technique for Continuous-Time $\Sigma\Delta$ Modulators", *Proc. IEEE Asia Pacific Conference on Circuits and Systems – APCCAS 2010*, pp. 1011-1014, Kuala Lumpur, Malaysia, December 2010.
152. HE-GONG WEI, U-FAT CHIO, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "A Process-insensitive Current-Controlled Delay Generator with Threshold Voltage Compensation", *Proc. IEEE Asian Solid-State Circuits Conference – ASSCC 2010*, pp. - , Beijing, China, November 2010.
151. CHON-TENG MA, PUI-IN MAK, MANG I VAI, PENG-UN MAK, SIO-HANG PUN, FENG WAN, R.P.MARTINS, "A Novel Response-Translating Lowpass Filter Achieving 1.4-to-15-Hz Tunable Cutoff for Biopotential Acquisition Systems", *Proc. IEEE Ph.d. Research in Microelectronics and Electronics Conference Asia – PRIMEASIA 2010*, pp.404-407, Shanghai, China, September 2010.
150. TAN-TAN ZHANG, JIN-TAO LI, PUI-IN MAK, MANG I VAI, PENG-UN MAK, FENG WAN, R.P.MARTINS, "A 28- μ W EEG Readout Front-End Utilizing a Current-Mode Instrumentation Amplifier and a Source-Follower-Based LPF", *Proc. IEEE Ph.d. Research in Microelectronics and Electronics Conference Asia – PRIMEASIA 2010*, pp.396-399, Shanghai, China, September 2010.
149. YUAN FEI, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "A Digital Background Nonlinearity Calibration Algorithm for Pipelined ADCs", *Proc. IEEE Ph.d. Research in Microelectronics and Electronics Conference Asia – PRIMEASIA 2010*, pp.115-118, Shanghai, China, September 2010.
148. SAI-WENG SIN, LI DING, YAN ZHU, HE-GONG WEI, CHI-HANG CHAN, U-FAT CHIO, SENG-PAN U, R.P.MARTINS, F.MALOBERTI, "An 11b 60MS/S 2.1mW Two-Step Time-Interleaved SAR-ADC with Reused S&H", *Proc. IEEE European Solid-State Circuits Conference – ESSCIRC 2010*, pp.218-221, Seville, Spain, September 2010.
147. YAN ZHU, CHI-HANG CHAN, U-FAT CHIO, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "Parasitics Nonlinearity Cancellation Technique for Split DAC Architecture by Using Capacitive Charge-Pump", *Proc. IEEE International Midwest Symposium on Circuits and Systems – MWSCAS 2010*, pp.889-892, Seattle, USA, August 2010.
146. KIM-FAI WONG, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "Level-Shifting Variable Current Charging Technique for High-Speed Comparator-Based Switched-Capacitor Circuits", *Proc. IEEE International Midwest Symposium on Circuits and Systems – MWSCAS 2010*, pp.566-569, Seattle, USA, August 2010.
145. CHI-HANG CHAN, YAN ZHU, U-FAT CHIO, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "A Threshold-Embedded Offset Calibration Technique for Inverter-Based Flash ADCs", *Proc. IEEE International Midwest Symposium on Circuits and Systems – MWSCAS 2010*, pp.489-492, Seattle, USA, August 2010.

144. SI-SENG WONG, U-FAT CHIO, HOU-LON CHOI, CHI-HANG CHAN, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Power Effective 5-bit 600 MS/s Binary-Search ADC with Simplified Switching", *Proc. IEEE International Midwest Symposium on Circuits and Systems – MWSCAS 2010*, pp.29-32, Seattle, USA, August 2010.
143. LI DING, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Background Amplifier Offset Calibration Technique for High-Resolution Pipelined ADCs", *Proc. IEEE International NEWCAS Conference – NEWCAS 2010*, pp.41-44, Montréal, Canada, June 2010.
142. YAN ZHU, CHI-HANG CHAN, U-FAT CHIO, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Voltage Feedback Charge Compensation Technique for Split DAC Architecture in SAR ADCs", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2010*, pp.4061-4064, Paris, France, May-June 2010.
141. MIGUEL A MARTINS, KA-FAI UN, PUI-IN MAK, *R.P.MARTINS*, "SC Biquad Filter with Hybrid Utilization of OpAmp and Comparator-Based Circuit", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2010*, pp.1276-1279, Paris, France, May-June 2010.
140. LI DING, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Noise-Insensitive Offset Calibration Technique for Time Interleaved SAR ADC", *Proc. IEEE International Symposium on Circuits and Systems – LASCAS 2010*, Iguacu Falls, Brazil, February 2010.
139. CHEOK-TENG LEI, SENG-PAN U, *R.P.MARTINS*, "High-Speed Robust Level Converter for Ultra-Low Power 0.6-V LSIs to 3.3-V I/O", *Proc. IEEE International SoC Design Conference – ISOCC 2009*, pp.396-399, Busan, Korea, November 2009.
138. CHI-HANG CHAN, YAN ZHU, U-FAT CHIO, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Voltage-Controlled Capacitance Offset Calibration Technique for High Resolution Dynamic Comparator", *Proc. IEEE International SoC Design Conference – ISOCC 2009*, pp.392-395, Busan, Korea, November 2009.
137. SI-SENG WONG, YAN ZHU, CHI-HANG CHAN, U-FAT CHIO, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "Parasitic Calibration by Two-Step Ratio Approaching Technique for Split Capacitor Array SAR ADCs", *Proc. IEEE International SoC Design Conference – ISOCC 2009*, pp.333-336, Busan, Korea, November 2009.
136. CHANG-HAO CHEN, PUI-IN MAK, TAN-TAN ZHANG, MANG-I VAI, PENG-UN MAK, SIO-HANG PUN, FENG WANG, *R.P.MARTINS*, "A 2.4 Hz-to-10 kHz-Tunable Biopotential Filter using a Novel Capacitor Multiplier", *Proc. IEEE Ph.d. Research in Microelectronics and Electronics Conference Asia – PRIMEASIA 2009*, pp.372-375, Shanghai, China, September 2009.
135. KENG-WAI LO, PUI-IN MAK, *R.P.MARTINS*, "An Active-Balun LNA with Forestage-Poststage Gain Controls for VHF/UHF Mobile-TV Tuners", *Proc. IEEE Ph.d. Research in Microelectronics and Electronics Conference Asia – PRIMEASIA 2009*, pp.165-168, Shanghai, China, September 2009 ["Gold Leaf Certificate"].
134. U-FAT CHIO, HOU-LON CHOI, CHI-HANG CHAN, SI-SENG WONG, SAI-WENG SIN, HE-GONG WEI, SENG-PAN U, *R.P.MARTINS*, "Comparator-Based Successive Folding ADC", *Proc. IEEE Ph.d. Research in Microelectronics and Electronics Conference Asia – PRIMEASIA 2009*, pp.117-120, Shanghai, China, September 2009 ["Silver Leaf Certificate"].
133. SAI-WENG SIN, HE-GONG WEI, U-FAT CHIO, YAN ZHU, SENG-PAN U, *R.P.MARTINS*, F.MALOBERTI, "On-Chip Small Capacitor Mismatches Measurement Technique using Beta-Multiplier-Biased Ring Oscillator", *Proc. IEEE Asian Solid-State Circuits Conference – ASSCC 2009*, pp.49-52, Taipei, Taiwan, November 2009.
132. KIM-FAI WONG, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Modified Charging Algorithm for Comparator-Based Switched-Capacitor Circuits", *Proc. IEEE International Midwest Symposium on Circuits and Systems – MWSCAS 2009*, pp.86-89, Cancun, Mexico, August 2009.
131. PUI-IN MAK, *R.P.MARTINS*, "A $2 \times V_{DD}$ 90nm-CMOS RF Front-End using a Cascode-Cascade-Inverter LNA for TV-on-Mobile", *Proc. IEEE Symposium on VLSI Circuits - VLSI 2009*, pp.278-279, Kyoto, Japan, June 2009.
130. CHON-TENG MA, PUI-IN MAK, MANG-I VAI, PENG-UN MAK, SIO-HANG PUN, WAN FENG, *R.P.MARTINS*, "A 90nm CMOS Bio-Potential Signals Readout Front-End Utilizing a Novel Chopper Notch Filter for Powerline Interference Rejection", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2009*, pp.665-668, Taipei, Taiwan, May 2009.
129. KA-FAI UN, PUI-IN MAK, *R.P.MARTINS*, "An Open-Loop Multiphase (360°-div-by-8) Local Oscillator Generator with High-Precision Correlated Phases for Mobile-TV Tuners", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2009*, pp.433-436, Taipei, Taiwan, May 2009.
128. KA-FAI UN, PUI-IN MAK, *R.P.MARTINS*, "A DC-Offset-Compensated, CT/DT Hybrid Filter with Process-Insensitive Cutoff and Low In-Band Group-Delay Variation for WLAN Receivers", *Proc. IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS 2008*, pp.1360-1363, Macao, China, December 2008 ["Certificate of Merit for Student Paper"].
127. HE-GONG WEI, U-FAT CHIO, YAN ZHU, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Process- and Temperature- insensitive Current-Controlled Delay Generator for Sampled-Data Systems", *Proc. IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS 2008*, pp.1192-1195, Macao, China, December 2008.
126. U-FAT CHIO, HE-GONG WEI, YAN ZHU, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Self-Timing Switch-Driving Register by Precharge-Evaluate Logic for High-Speed SAR ADCs", *Proc. IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS 2008*, pp.1164-1167, Macao, China, December 2008.

125. KIM-FAI WONG, KA-IAN LEI, SENG-PAN U, *R.P.MARTINS*, "A 1-V 90dB DR Audio Stereo DAC with embedding Headphone Driver", *Proc. IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS 2008*, pp.1160-1163, Macao, China, December 2008.
124. NGAI KONG, SENG-PAN U, *R.P.MARTINS*, "A Novel CMOS Switched-Current Mode Sequential Shift Forward Inference Circuit for Fuzzy Logic Controller", *Proc. IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS 2008*, pp.396-399, Macao, China, December 2008.
123. LI DING, SIO CHAN, KIM-FAI WONG, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Pseudo-Differential Comparator-Based Pipelined ADC with Common Mode Feedforward Technique", *Proc. IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS 2008*, pp.276-279, Macao, China, December 2008.
122. YAN ZHU, U-FAT CHIO, HE-GONG WEI, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Power-Efficient Capacitor Structure for High-Speed Charge Recycling SAR ADCs", *Proc. IEEE International Conference on Electronics, Circuits, and Systems - ICECS 2008*, pp.642-645, Malta, September 2008.
121. YAN ZHU, U-FAT CHIO, HE-GONG WEI, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "Linearity Analysis on a Series-Split Capacitor Array for High-Speed SAR ADCs", *Proc. IEEE International Midwest Symposium on Circuits and Systems – MWSCAS 2008*, pp.922-925, Knoxville, USA, August 2008.
120. CHON-TENG MA, PUI-IN MAK, MANG-I VAI, PENG-UN MAK, SIO-HANG PUN,, *R.P.MARTINS*, "Design of a Low-Power Low-Noise Bio-Potential Readout Front-End in CMOS", *Proc. Regional Inter-University Graduate Conference on Electrical Engineering – RIUGCEE 2008*, ID G-03/1-4, Xi'an, China, July 2008.
119. PUI-IN MAK, KA-HOU AO IEONG, *R.P.MARTINS*, "An Open-Source-Input, Ultra-Wideband LNA with Mixed-Voltage ESD Protection for Full-Band (170-to-1700 MHz) Mobile TV Tuners", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2008*, pp.668-671, Seattle, USA, May 2008.
118. HE-GONG WEI, U-FAT CHIO, YAN ZHU, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Power Scalable 6-Bit 1.2GS/S Flash ADC with Power on/Off Track-and-Hold and Preamplifier", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2008*, pp.5-8, Seattle, USA, May 2008.
117. HE-GONG WEI, CHON-KIT LAI, SENG-PAN U, *R.P.MARTINS*, "A 100MS/s recycling 2-step ADC embedding Programmable Gain Amplification for DVB Satellite", *Proc. IEEE International Midwest Symposium on Circuits and Systems – MWSCAS 2007*, Vol.I, pp.132-135, Montreal, Canada, August 2007.
116. NGAI KONG, SENG-PAN U, *R.P.MARTINS*, "A Novel Reconfigurable Membership Function Circuit for Analog Fuzzy Logic Controller", *Proceedings 20th China Symposium on Circuits and Systems – CSCAS 2007*, pp. 163-168, Guangzhou, China, June 2007.
115. WENG-IENG MOK, PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "A Highly-Linear Successive-Approximation Front-End Digitizer with Built-in Sample-and-Hold Function for Pipeline/Two-Step ADC", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2007*, pp.1947-1950, New Orleans, USA, May 2007.
114. KA-HOU AO IEONG, SENG-PAN U, *R.P.MARTINS*, "A 1-V 2.5mW Transient-Improved Current-Steering DAC using Charge-Removal-Replacement Technique", *Proc. IEEE Asia-Pacific Conference on Circuits and Systems – APCCAS 2006*, pp.183-186, Singapore, December 2006.
113. KA-HOU AO IEONG, SENG-PAN U, *R.P.MARTINS*, "Design of a 1-V 10-bit 120MS/s Current-Steering DAC with Transient-Improved Technique", *Proc. IEEE/IEE Regional Inter-University Post-graduate EEE Conference – RIUPEEEEC 2006*, pp.137-140, Macao, China, July 2006 [*"Certificate of Merit"*].
112. SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "Novel Timing-Skew-Insensitive, Multi-phase Clock Generation Scheme for Parallel DAC and N-Path Filter", *Proc. IEEE/IEE Regional Inter-University Post-graduate EEE Conference – RIUPEEEEC 2006*, pp.133-136, Macao, China, July 2006 [*"Certificate of Merit"*].
111. WENG-IENG MOK, PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "A Novel Architecture of Comparator-Mismatch-Free Multi-bit Pipeline ADC", *Proc. IEEE/IEE Regional Inter-University Post-graduate EEE Conference – RIUPEEEEC 2006*, pp.129-132, Macao, China, July 2006.
110. JUN-XIA MA, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A 1.8V 1.056GS/s 6-B Flash-Interpolation ADC for MB-OFDM UWB Applications", *Proc. IEEE/IEE Regional Inter-University Post-graduate EEE Conference – RIUPEEEEC 2006*, pp.105-108, Macao, China, July 2006.
109. NGAI KONG, SENG-PAN U, *R.P.MARTINS*, "A Novel Current-Mode Reconfigurable Membership Function Circuit for Mixed-Signal Fuzzy Hardware", *Proc. IEEE/IEE Regional Inter-University Post-graduate EEE Conference – RIUPEEEEC 2006*, pp.101-104, Macao, China, July 2006.
108. CHON IN LAO, SENG-PAN U, *R.P.MARTINS*, "An Expandable and Extendable High-Order Semi-MASH Sigma Delta Modulator", *Proc. IEEE/IEE Regional Inter-University Post-graduate EEE Conference – RIUPEEEEC 2006*, pp.68-73, Macao, China, July 2006.
107. PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "A 1-V 14mW-per-Channel Flexible-IF CMOS Analog-Baseband IC for 802.11a/b/g Receivers", *Digest of Technical Papers from IEEE Symposium on VLSI Circuits - VLSI 2006*, pp.288-289, Honolulu, Hawaii, USA, June 2006.
106. SIO-WENG TING, KAM WENG TAM, *R.P.MARTINS*, "Compact Microstrip Quasi-Elliptic Bandpass Filter using Open-Loop Dumbbell shaped Defected Ground Structure", *Digest of Technical Papers from IEEE International Microwave Symposium - IMS 2006*, pp.527-530, San Francisco, USA, June 2006.

105. JUN-XIA MA, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "A Power-Efficient 1.056 GS/s Resolution-Switchable 5-bit/6-bit Flash ADC for UWB Applications", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2006*, pp.4305-4308, Kos, Greece, May 2006.
104. SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "A Novel Low-Voltage Finite-Gain Compensation Technique for High-Speed Reset- and Switched-Opamp Circuits", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2006*, pp.3794-3797, Kos, Greece, May 2006.
103. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, "Design and Test Strategy underlying a Low-Voltage Analog-Baseband IC for 802.11a/b/g WLAN SIP Receivers", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2006*, pp.2473-2476, Kos, Greece, May 2006.
102. KIN-SANG CHIO, SENG-PAN U, R.P.MARTINS, "A Dual-Mode Low-Distortion Sigma-Delta Modulator with Relaxing Comparator Accuracy", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2006*, pp.1892-1895, Kos, Greece, May 2006.
101. CHON-IN LAO, SENG-PAN U, R.P.MARTINS, "A Novel Effective Bandpass Semi-MASH Sigma-Delta Modulator with Double-Sampling Mismatch-Free Resonator", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2006*, pp. 581- 584, Kos, Greece, May 2006.
100. WAI-WA CHOI, KAM-WENG TAM, R.P.MARTINS, "A Novel Microstrip Transversal Bandpass Filter with simultaneous Size Reduction and Spurious Responses Suppression", *Proc. IEEE Asia-Pacific Microwave Conference – APMC 2005*, vol. 1 (4pp.), Suzhou, China, December 2005.
99. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, "A 1-V Transient-Free and DC-Offset-Canceled PGA with a 17.1-MHz Constant Bandwidth over 52-dB Control Range in 0.35- μ m CMOS", *Proc. IEEE Custom Integrated Circuits Conference – CICC 2005*, pp.649-652, San Jose, California, USA, September 2005.
98. SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "Novel Low-Voltage Circuit Techniques for Fully-Differential Reset- and Switched-Opamps", *Proc. IEEE Ph.d. Research in Microelectronics and Electronics Conference – PRIME 2005*, Volume II, pp.398-401, Lausanne, Switzerland, July 2005.
97. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, "Multistandard-Compliant Receiver Architecture with Low-Voltage Implementation", *Proc. IEEE Ph.d. Research in Microelectronics and Electronics Conference – PRIME 2005*, Volume I, pp.223-226, Lausanne, Switzerland, July 2005 ["Silver Leaf Certificate"].
96. WENG-IENG MOK, PUI-IN MAK, SENG-PAN U, R.P.MARTINS, "On-Chip Unsteady Reference Voltage Compensation Techniques for Very-High-Speed Pipelined ADC", *Proc. IEEE/IEE Regional Inter-University Post-graduate EEE Conference – RIUPEEEEC 2005*, Hong Kong, China, July 2005 ["Certificate of Merit"].
95. SIO-WENG TING, KAM-WENG TAM, R.P.MARTINS, "Microstrip Two-Section Dual-Band Impedance Transformer Design with Spurious Matching Suppression", *Proc. IEEE/IEE Regional Inter-University Post-graduate EEE Conference – RIUPEEEEC 2005*, Hong Kong, China, July 2005.
94. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, "A 1V IEEE 802.11a/b/g-Compliant Receiver IF-to-Baseband Chip in 0.35 μ m CMOS for Low-Cost Wireless SiP", *52nd Edition International Solid-State Circuits Conference – ISSCC 2005*, San Francisco, USA, February 2005, and *42nd Edition Design Automation Conference – DAC 2005*, Anaheim, California, USA, June 2005 ["Student Design Contest – Second Place, Conceptual Category" – Referred in *IEEE Solid-State Circuits Society Newsletter*, Vol. 10, No. 3, pp. 7-8, September 2005].
93. SI-WENG FOK, PEDRO CHEONG, KAM-WENG TAM, R.P.MARTINS, "Microstrip Dual-Mode Bandpass Filter Design with simultaneous Size Reduction & Spurious Response Suppression", *Digest of Technical Papers from IEEE International Microwave Symposium - IMS 2005*, pp.2175-2178, Long Beach, USA, June 2005.
92. WAI-WA CHOI, KAM-WENG TAM, R.P.MARTINS, "Improvement of Gain Compression in Microwave Lumped and Transversal Bandpass Filters", *Digest of Technical Papers from IEEE International Microwave Symposium - IMS 2005*, pp.2171-2174, Long Beach, USA, June 2005.
91. KIN-SANG CHIO, SENG-PAN U, R.P.MARTINS, "A Robust 3rd. Order Low-Distortion Multi-bit Sigma-Delta Modulator with Reduced Number of Op-Amps for WCDMA", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2005*, pp. 3099-3102, Kobe, Japan, May 2005.
90. CHON-IN LAO, SENG-PAN U, R.P.MARTINS, "A Novel Semi-MASH Sub-stage for High-order Cascade Sigma-Delta Modulators", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2005*, pp. 3095-3098, Kobe, Japan, May 2005.
89. SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "A Novel Low-Voltage Cross-Coupled Passive Sampling Branch for Reset- and Switched-Opamp Circuits", *Proc. IEEE Intern. Symp. on Circuits and Systems – ISCAS 2005*, pp. 1585-1588, Kobe, Japan, May 2005 ["Certificate of Merit"].
88. SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, "A Novel Very Low-Voltage SC-CMFB Technique for Fully-Differential Reset-Opamp Circuits", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2005*, pp. 1581-1584, Kobe, Japan, May 2005.
87. SI-WENG FOK, PEDRO CHEONG, KAM-WENG TAM, R.P.MARTINS, "A Novel Microstrip Bandpass Filter Design using Assymmetric Parallel Coupled-Line", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2005*, pp. 404-407, Kobe, Japan, May 2005.
86. KA-HOU AO IEONG, CHONG-YIN FOK, PUI-IN MAK, SENG-PAN U, R.P.MARTINS, "A Frequency Up-Conversion and Two-Step Channel Selection Embedded CMOS D/A Interface", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2005*, pp. 392-395, Kobe, Japan, May 2005.

85. S.I.HONG, SI-WENG FOK, WAI-WA CHOI, KAM-WENG TAM, *R.P.MARTINS*, "A Novel Wiggly-Line Hairpin Filter with 2nd Spurious Passband Suppression", *Proc. IEEE European Microwave Conference – EuMC 2004*, pp. 1125-1128, Amsterdam, Netherlands, October 2004.
84. PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "A Power-and-Area Efficient, Multifunctional CMOS A/D Interface for a Low-IF/Zero-IF Reconfigurable Receiver", *Proc. IEEE/IEEJapan International Analog VLSI Workshop – AVLSIWS 2004*, pp. 233-238, University of Macau, Macao, China, October 2004 [*"Best Paper Award"*].
83. PUI-IN MAK, KA-HOU AO IEONG, CHONG-YIN FOK, SENG-PAN U, *R.P.MARTINS*, "A Complex Low-IF Transceiver Architecture for Relaxing Phase Noise and Settling Time Requirements of RF PLL-FS", *Proc. IEEE/IEEJapan International Analog VLSI Workshop – AVLSIWS 2004*, pp. 221-226, University of Macau, Macao, China, October 2004.
82. KA-HOU AO IEONG, CHONG-YIN FOK, SENG-PAN U, *R.P.MARTINS*, "A Multistandard Transmitter D/A Interface with Embedded Frequency Up-Conversion and Two-Step Channel Selection", *Proc. IEEE/IEEJapan International Analog VLSI Workshop – AVLSIWS 2004*, pp. 215-220, University of Macau, Macao, China, October 2004.
81. KAI-YIU CHE, HONG-WENG CHONG, SENG-PAN U, *R.P.MARTINS*, "A 1-V 5.12-MHz Sampling Rate 13-bit CMOS Sigma-Delta Modulator using Reset-Opamp Technique for Portable Audio Data Acquisition System", *Proc. IEEE/IEEJapan International Analog VLSI Workshop – AVLSIWS 2004*, pp. 186-191, University of Macau, Macao, China, October 2004.
80. HONG-WENG CHONG, KAI-YIU CHE, SENG-PAN U, *R.P.MARTINS*, "A 1-V 2.56-MHz Clock-Rate CMOS Multi-bit Sigma-Delta Modulator with Reset-Opamp Technique and Pseudo Data-Weighted-Averaging for Portable Audio Data Acquisition System", *Proc. IEEE/IEEJapan International Analog VLSI Workshop – AVLSIWS 2004*, pp. 180-185, University of Macau, Macao, China, October 2004.
79. SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "Novel Low Jitter Multi-Phase Clock Generation Scheme for Parallel Analog-to-Digital Conversion Systems", *Proc. IEEE/IEEJapan International Analog VLSI Workshop – AVLSIWS 2004*, pp. 172-175, University of Macau, Macao, China, October 2004.
78. WENG-IENTENG MOK, PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "Model, Characterization and Solutions of Unstable Reference Voltage for Very-High-Speed Pipelined A/D Converters", *Proc. IEEE/IEEJapan International Analog VLSI Workshop – AVLSIWS 2004*, pp. 138-143, University of Macau, Macao, China, October 2004.
77. HOI-KAI PANG, KAM-WENG TAM, *R.P.MARTINS*, "A Wide Stopband Tapped Square Split Ring Stepped Impedance Interdigital Bandpass Filter", *Proc. IEEE AP/MTT Postgraduate Conference – AP/MTT PGC 2004*, pp. 52-55, University of Macau, Macao, China, September 2004.
76. WENG-IENTENG MOK, PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "Modeling of Noise Sources in Reference Voltage Generator for Very-High-Speed Pipelined ADC", *Proc. IEEE International Midwest Symposium on Circuits and Systems – MWSCAS 2004, Vol.I*, pp. I-5-I-8, Hiroshima, Japan, July 2004 [*"Second Place / Student Paper Contest"*].
75. CHEONG-NGAI, *R.P.MARTINS*, "Automatic Synthesis of IIR SC Multistage Decimators", *Proc. IEEE International Midwest Symposium on Circuits and Systems – MWSCAS 2004, Vol.III*, pp.III-287-III-290, Hiroshima, Japan, July 2004.
74. HOI-KAI PANG, KA-MENG HO, KAM-WENG TAM, *R.P.MARTINS*, "A Compact Microstrip $\lambda/4$ -SIR Interdigital Bandpass Filter with Extended Stopband", *Digest of Technical Papers from IEEE International Microwave Symposium – IMS 2004*, pp. 1621-1624, Fort Worth, Texas, USA, June 2004.
73. W.W.CHOI, K.W.TAM, *R.P.MARTINS*, "Microwave Lumped and Transversal Bandpass Filter using Unequal Source Degeneration Inductors for Noise and Selectivity Improvement", *Proc. IEEE Mediterranean Microwave Symposium – MMS 2004*, pp.(A)2B.45.1-2B.45.3, Marseille, France, June 2004.
72. KIN-SANG CHIO, SENG-PAN U, *R.P.MARTINS*, "A Novel Low-Voltage 2nd Order Sigma-Delta Modulator with Double-Sampling for GSM/DECT/WCDMA", *Proc. IEEE International Conference on Communications, Circuits and Systems – ICCAS 2004*, pp.1146-1150, Chengdu, China, June 2004.
71. PUI-IN MAK, KIN-KWAN MA, WENG-IENTENG MOK, CHI-SAM SOU, KIT-MAN HO, CHENG-MAN NG, SENG-PAN U, *R.P.MARTINS*, "An I/Q-Multiplexed and OTA-Shared CMOS Pipelined ADC with an A-DQS S/H Front-End for Two-Step-Channel-Select Low-IF Receiver", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2004, Vol. I*, pp. 1068-1071, Vancouver, Canada, May 2004.
70. SIO-WENG TING, KAM WENG TAM, *R.P.MARTINS*, "Novel Interdigital Microstrip Bandpass Filter with Improved Spurious Response", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2004, Vol. I*, pp. 984-987, Vancouver, Canada, May 2004.
69. PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "A Low-IF/Zero-IF Reconfigurable Receiver with Two-Step Channel Selection Technique for Multi-Standard Applications", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2004, Vol. IV*, pp. 417-420, Vancouver, Canada, May 2004.
68. SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, "A Generalized Timing-Skew-Free, Multi-Phase Clock Generation Platform for Parallel Sampled-Data Systems", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2004, Vol. I*, pp. 369-372, Vancouver, Canada, May 2004.

67. PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "A Front-to-Back-End Modeling of I/Q Mismatch Effects in a Complex-IF Wireless Receiver for Large Image- Rejection", *Proc. IEEE International Conference on Electronics, Circuits and Systems – ICECS 2003*, pp. 631-634, Sharjah, United Arab Emirates, December 2003.
66. PUI-IN MAK, CHI SAM SOU, SENG-PAN U, *R.P.MARTINS*, "A Frequency-Downconversion and Channel Selection Sample-and-Hold Circuit with A-DQS Technique for Complex Low-IF Wireless Receivers", *Proc. IEEE International Conference on Electronics, Circuits and Systems – ICECS 2003*, pp. 479-482, Sharjah, United Arab Emirates, December 2003.
65. PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "A Programmable Switched-Capacitor A-DQS Frequency Downconverter for Two-Step Channel Selection Wireless Receiver", *Proc. International Conference on ASIC – ASICON 2003*, pp. 573-576, Beijing, China, October 2003 [*"Best Student Paper Award"*].
64. CHON-IN LAO, SENG-PAN U, *R.P.MARTINS*, "Bandpass Sigma-Delta Modulator SIMULINK® Non-Idealities Model with Behavior Simulation", *Proc. International Conference on ASIC – ASICON 2003*, pp. 203-206, Beijing, China, October 2003.
63. PUI-IN MAK, WENG IENG MOK, SENG-PAN U, *R.P.MARTINS*, "I/Q ImBalance Modeling of Quadrature Wireless Transceiver Analog Front-Ends in SIMULINK®", *Proc. IEEE Vehicular Technology Conference - VTC 2003*, Orlando, Florida, USA, Vol. 4, pp.2371-2374, October 2003.
62. SENG-PAN U, SAI-WENG SIN, *R.P.MARTINS*, "Spectra Analysis of Nonuniformly Holding Signals for Time-Interleaved Systems with Timing Mismatches", *Proc. IEEE Instrumentation and Measurement Technology Conference – IMTC 2003*, Vol. 2, pp. 1298-1301, Colorado, USA, May 2003.
61. SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "Timing-Mismatch Analysis in High-Speed Analog Front-End with Nonuniformly Holding Output", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2003*, Vol. I, pp. 129-132, Bangkok, Thailand, May 2003.
60. CHON IN LAO, HO IENG IEONG, KUAI FOK AU, KUOK HANG MOK, SENG-PAN U, *R.P.MARTINS*, "A 10.7MHz Bandpass Sigma-Delta Modulator using Double-Delay Single-Opamp SC Resonator with Double-Sampling", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2003*, Vol. I, pp. 1061-1064, Bangkok, Thailand, May 2003.
59. PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "A Novel IF Channel Selection Technique by Analog-Double Quadrature Sampling for Complex Low-IF Receivers", *Proc. IEEE International Conference on Communications Technology – ICCT 2003*, Vol. 2, pp.1238-1241, Beijing, China, April 2003.
58. SAI-WENG SIN, SENG PAN U, *R.P.MARTINS*, "Quantitative Noise Analysis of Jitter-Induced Nonuniformly Sampled-and-Held Signals", *Proc. IEEE International Conference on Acoustics, Speech & Signal Processing – ICASSP 2003*, Vol. 6, pp. VI_253-VI_256, Hong Kong, China, April 2003.
57. FAN LOU, SENG PAN U, *R.P.MARTINS*, "N-Path Multirate Sigma-Delta Modulator for High-Frequency Applications", *Proc. IEEE International Conference on Electronics, Circuits and Systems – ICECS 2002*, Vol. I, pp. 315-318, Dubrovnik, Croatia, September 2002.
56. FAN LOU, SENG-PAN U, *R.P.MARTINS*, "Mismatch-Insensitive N-Path Multirate Sigma-Delta Modulator for High-Frequency Applications", *Proc. IEEE Midwest Symposium on Circuits and Systems – MWSCAS 2002*, Vol.I, pp. I-360-I-363, Tulsa, Oklahoma, USA, August 2002.
55. CHANG K.F., TAM K.W., CHOI W.W., *R.P.MARTINS*, "Novel Quasi-Elliptic Microstrip Filter Configuration using Hexagonal Loop Resonators", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2002*, Vol. III, pp. 863-866, Scottsdale, Arizona, USA, May 2002.
54. CHIANG K.V., TAM K.W., CHOI W.W., *R.P.MARTINS*, "Noise Performance of CMOS Transversal Bandpass Filters", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2002*, Vol. III, pp. 871-874, Scottsdale, Arizona, USA, May 2002.
53. SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "Design and Analysis of Low Timing-Skew Clock Generation for Time-Interleaved Sampled-Data Systems", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2002*, Vol. IV, pp. 441-444, Scottsdale, Arizona, USA, May 2002.
52. SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "A 2.5V 57MHz 15-Tap SC Bandpass Interpolating Filter with 320MHz Output Sampling Rate in 0.35µm CMOS", *Digest of Technical Papers from IEEE International Solid-State Circuits Conference – ISSCC 2002*, vol. 45 / No.1, pp.380-381 (& 475) & *Visuals Supplement*, vol. 45 / No.2, pp.306-307 (& 518-519), San Francisco, USA, February 2002 [*"World-Top Conference in Microelectronics"*].
51. K.F.CHANG, K.W.TAM, *R.P.MARTINS*, "Enhancement of Attenuation Poles at Finite Frequencies in Six-Pole Microstrip Quasi-Elliptic Filter", *Proc. International Conference on ASIC – ASICON 2001*, pp.236-239, Shanghai, China, October 2001.
50. SENG-PAN U, H.M.CHEONG, I.L.CHAN, K.M.CHAN, U.C.CHAN, M.LIU, *R.P.MARTINS*, J.E.FRANCA, "An SC CCIR-601 Video Restitution Filter with 13.5Msample/S Input and 108 Msample/S Output", *Proc. International Conference on ASIC – ASICON 2001*, pp.374-377, Shanghai, China, October 2001.
49. S.S.WENG, L.K.CHONG, C.K.VAI, C.W.WA, K.W.TAM, *R.P.MARTINS*, "An Analytical Linearization Method for CMOS MMIC Power Amplifier using Multiple Gated Transistors", *Proc. International Conference on ASIC – ASICON 2001*, pp.670-672, Shanghai, China, October 2001.
48. SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "High-Frequency Low-Power Multirate SC Realizations for NTSC/PAL Digital Video Filtering", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2001*, Vol. I, pp.204-207, Sydney, Australia, May 2001.

47. SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "A High-Speed Frequency Up-Translated SC Bandpass Filter with Auto-Zeroing for DDFS Systems", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2001*, Vol. I, pp.320-323, Sydney, Australia, May 2001.
46. K.H.CHIANG, K.V.CHIANG, K.F.LAM, W.W.CHOI, K.W.TAM, *R.P.MARTINS*, et al., "A Modular Approach for High-Q Microwave CMOS Active Inductor Design", *Proc. IEEE International Conference on Electronics, Circuits and Systems – ICECS 2000*, Kaslik, Lebanon, Vol. I, pp. 41-44, December 2000.
45. K.H.CHIANG, K.V.CHIANG, K.F.LAM, W.W.CHOI, K.W.TAM, *R.P.MARTINS*, "Comparative Study of Microwave CMOS Differential Active Inductor", *Proc. First Portugal-China Workshop on Solid-State Circuits – PCWSSC 2000*, pp. 96-97, Shanghai, China, October 2000.
44. T.S.WENG, W.W.CHOI, W.C.LEUNG, M.C.KUAN, *R.P.MARTINS*, "Adaptive Infrared Sensing for P.O.Box Status Detection", *Proc. First Portugal-China Workshop on Solid-State Circuits – PCWSSC 2000*, pp. 71-72, Shanghai, China, October 2000.
43. K.W.TAM, P.VITOR, J.C.FREIRE, *R.P.MARTINS*, "Formulation of Microwave Lumped and Tuned Transversal Filter", *Proc. First Portugal-China Workshop on Solid-State Circuits – PCWSSC 2000*, pp. 41-42, Shanghai, China, October 2000.
42. CHEONG NGAI, *R.P.MARTINS*, "Design Considerations of SC Analogue Multirate Filters with Multistage Implementation", *Proc. First Portugal-China Workshop on Solid-State Circuits – PCWSSC 2000*, pp. 34-35, Shanghai, China, October 2000.
41. CHEONG NGAI, *R.P.MARTINS*, "Selection Topology of IIR Multirate SC Decimating Filters with Statistical Model", *Proc. First Portugal-China Workshop on Solid-State Circuits – PCWSSC 2000*, pp. 30-31, Shanghai, China, October 2000.
40. SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "Experimental Results of SC Fractional Multirate Converters with Intermittent Polyphase Structures", *Proc. First Portugal-China Workshop on Solid-State Circuits – PCWSSC 2000*, pp. 28-29, Shanghai, China, October 2000.
39. SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "A Linear-Phase Half-Band SC Video Interpolation Filter with Coefficient-Sharing and Spread Reduction", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2000*, Vol. III, pp. 177-180, Geneva, Switzerland, May 2000.
38. CHEONG NGAI, *R.P.MARTINS*, "Interactive SC Multirate Compiler Applied to Multistage Decimator Design", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 2000*, Vol. III, pp. 185-188, Geneva, Switzerland, May 2000.
37. WAI-WA CHOI, K.W.TAM, P.VITOR, *R.P.MARTINS*, "Active Feedback Amplifier Approach for Microwave Filter", *Proc. IEEE International Conference on Electronics, Circuits and Systems – ICECS 1999*, pp. 497-500, Cyprus, September 1999.
36. CHEONG NGAI, *R.P.MARTINS*, "Synthesis and Design of a 7th Order SC Lowpass Decimator combining Externally Cascaded and Ladder Structures", *Proc. IEEE Workshop on Signal Processing Systems – SPS 1999*, pp.681-685, Taipei, Taiwan, September 1999.
35. SENG-PAN U, R.NEVES, *R.P.MARTINS*, J.E.FRANCA, "A 120 MHz SC 4th Order Elliptic Interpolation Circuit with Gain and Offset Compensation for Direct Digital Frequency Synthesizer", *Proc. IEEE Asia-Pacific Conference on ASICs - AP-ASIC 1999*, pp.1-4, Seoul, South Korea, August 1999.
34. CHEONG NGAI, *R.P.MARTINS*, "Synthesis and design of a 6th Order SC Lowpass Decimator combining externally and internally Cascaded Structures", *Proc. IEEE Asia-Pacific Conference on ASICs - AP-ASIC 1999*, pp.9-12, Seoul, South Korea, August 1999.
33. *R.P.MARTINS*, "University of Macau – A Bridge between portuguese and chinese universities", *Proc. of I Congress Portugal-China*, ISBN: 972-669-602-X, pp.186-201, Universidade de Trás-os-Montes e Alto Douro, Portugal, May 1999.
32. SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "Highly Accurate Mismatch-Free SC Delay Circuits with Reduced Finite Gain and Offset Sensitivity", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 1999*, Vol. II, pp. 57-60, Orlando, USA, May 1999.
31. SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "High Performance Multirate SC Circuits with Predictive Correlated Double Sampling Technique", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 1999*, Vol. II, pp. 77-80, Orlando, USA, May 1999.
30. KAM-WENG TAM, P.VITOR, J.C.FREIRE, *R.P.MARTINS*, "New Microwave Bandstop Filter using Lumped and Transversal Network", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 1999*, Vol. VI, pp. 30-32, Orlando, USA, May 1999.
29. K.W.TAM, J.VINAGRE, B.GOMES, J.C.FREIRE, P.VITOR, *R.P.MARTINS*, "Modified RF Lumped and Transversal Filter", nas *Actas da II Conferência de Telecomunicações*, pp.507-509, Sesimbra, Portugal, April 1999.
28. CHEONG NGAI, *R.P.MARTINS*, "Automated Design of SC Multistage Sampling Rate Converters using Linear / Non-Linear Programming", *Proc. IEEE International Conference on ASIC – ASICON 1998*, pp. 342-345, Beijing, China, October 1998.
27. SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "A Novel Half-Band SC Architecture for Efficient Analog Impulse Sampled Interpolation", *Proc. IEEE International Conference on Electronics, Circuits and Systems – ICECS 1998*, pp. 389-393, Lisbon, Portugal, September 1998.
26. CHOU HEI WO, ORLANDO, J.E.FRANCA, J.C.VITAL, C.A.LEME, *R.P.MARTINS*, "A 21.4 MHz Gm-C Bandpass Filter in 0.8 μ m Digital CMOS With On-chip Frequency and Q-factor tuning", *Proc. IEEE-CAS / Region 8 – 2nd Workshop on Analog and Mixed IC Design 1997*, pp.87-90, Baveno, Italy, September 1997.
25. SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "Impulse Sampled Intermittent SC FIR Rational Decimators with Double-Sampling", *Proc. IEEE Midwest Symposium on Circuits and Systems – MWSCAS 1997*, pp. 977-980, Sacramento, USA, August 1997.

24. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, "Intermittent Polyphase SC Structures For FIR Rational Interpolation", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 1997*, Vol. I, pp. 121-124, Hong Kong, June 1997.
23. KAM-WENG TAM, P.VITOR, R.P.MARTINS, "MMIC Active Filter with Tuned Transversal Element", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 1997*, Vol. I, pp. 305-308, Hong Kong, June 1997.
22. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, "New Impulse Sampled IIR Switched-Capacitor Interpolators", *Proc. IEEE International Conference on Electronics, Circuits and Systems – ICECS 1996*, pp. 203-206, Rodos, Greece, October 1996.
21. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, "Switched-Capacitor Finite Impulse Response Interpolators Without the Input Sample-and-Hold Filtering Effect", *Proc. IEEE Midwest Symposium on Circuits and Systems – MWSCAS 1996*, pp. 145-148, Ames, USA, August 1996.
20. R.P.MARTINS, PONG CHI WAI, SENG-PAN U, et al., "UMCHIP - First Integrated Circuit designed in Macau (Multifunctional & Mixed A/D - 1.2 μ m CMOS)", *Proc. Int. Conf. on Education, Practice & Promotion of Computational Methods in Engineering using Small Computers - EPMESC-V*, pp.1583-1589, Macao, August 1995.
19. R.P.MARTINS, "Faculdade de Ciências e Tecnologia", *Proc. International Seminar: Higher-Education in Macao*, pp.27-34, University of Macau, Macao, January 1995.
18. R.P.MARTINS, "Research & Development in Engineering in Macao: What Future?", *Proc. Symposium on Population and Development in Macao*, pp. 335-344, University of Macau & Macau Foundation, Macao, December 1993.
17. R.P.MARTINS, J.E.FRANCA, F.MALOBERTI, "An Experimental 1.8 μ m CMOS Anti-Aliasing SC Decimator with High Input Sampling Frequency", *Proc. IEEE European Solid-State Circuits Conference – ESSCIRC 1991*, pp.13-16, Milan, Italy, September 1991.
16. R.P.MARTINS, J.E.FRANCA, "Sensitivity Aspects Related to the Switch Timing of Multirate Switched-Capacitor Circuits", *Proc. IEEE International Conference on Circuits and Systems – ICCAS 1991*, pp.220-223, Shenzhen, China, June 1991.
15. J.E.FRANCA, R.P.MARTINS, "Novel Solutions for Anti-Aliasing and Anti-Imaging Filtering in CMOS Video Interface Systems", *Proc. Workshop on Visual Signal Processing and Communications*, pp.202-205, Taipei, Taiwan, June 1991
14. R.P.MARTINS, J.P.VITAL, P.MARTINS, J.GUILHERME, C.NETA, E.ALVERCA J.E.FRANCA, "A 3 μ m CMOS Analogue-Digital Integrated Circuit for Portable Radiotelephones", *Proc. MidEuropean Conference on Custom Circuits and Applications*, pp. 101-109, Sopron, Hungary, April 1991.
13. R.P.MARTINS, J.E.FRANCA, "Infinite Impulse Response of Switched-Capacitor Interpolators with Optimum Implementation", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 1990*, pp.2193-2197, New Orleans, USA, May 1990.
12. R.P.MARTINS, J.E.FRANCA, "Architecture Compilation of Multistage IIR Switched-Capacitor Decimators", *Proceedings V Jornadas de Diseño de Circuitos Integrados*, pp.31-39, Huelva, Spain, December 1989.
11. R.P.MARTINS, J.E.FRANCA, "A 2.4 μ m CMOS SC Video Decimator with Sampling Rate Reduction from 40.5MHz to 13.5MHz", *Proc. Custom Integrated Circuits Conference – CICC 1989*, pp. 25.4.1-25.4.4, San Diego, California, USA, May 1989.
10. R.P.MARTINS, J.E.FRANCA, "A Novel N-th Order Switched-Capacitor Decimator Building Block with Optimum Implementation", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 1989*, pp. 1471-1474, Portland, Oregon, USA, May 1989.
9. R.P.MARTINS, J.E.FRANCA, "Optimum Implementation of a Multistage IIR SC Bandpass Decimator for a Voiceband Analogue Interface System", *Proc. IEEE International Symposium on Circuits and Systems – ISCAS 1988*, pp. 1661-1664, Helsinki, Finland, June 1988.
8. R.P.MARTINS, J.E.FRANCA, C.A.LEME, J.P.VITAL, F.MALOBERTI, "Componentes para Circuitos Integrados CMOS com Condensadores Comutados", in *Proceedings of the 3rd Symposium on Telecommunications and Electronics*, pp. C.9-1-C.9-6, Porto, May 1988.
7. R.P.MARTINS, J.E.FRANCA, F.MALOBERTI, "Design and Implementation of a CMOS Integrated Circuit SC Decimator for High-Frequency Applications", in *Proceedings of the 3rd Symposium on Telecommunications and Electronics*, pp.C.9-12-C.9-16, Porto, May 1988.
6. M.S.PIEDEDE, J.B.GERALD, M.M.SILVA, R.P.MARTINS, "Arquitectura e Circuitos de Processamento de Sinal para um Modem PSK (1200 b.p.s.)", in *Proceedings of the 2nd Symposium on Telecommunications and Electronics*, pp.256-259, Lisboa, May 1986.
5. M.S.PIEDEDE, N.A.CARVALHO, R.P.MARTINS, J.M.MARTINS, O.L.BERNARDA, M.M.SILVA, M.S.COSTA, "Sistema de Controlo para um Modem PSK (1200 b.p.s.)", in *Proceedings of the 2nd Symposium on Telecommunications and Electronics*, pp.260-264, Lisboa, May 1986.
4. L.S.VIDIGAL, J.C.DELGADO, R.P.MARTINS, et. al., "Circuito Integrado para Controlo de Sistema de Telefone Inteligente", in *Proceedings of the 1st Symposium on Telecommunications and Electronics*, pp.37-40, Lisbon, May 1984.
3. J.C.DELGADO, R.P.MARTINS, "Projecto e Implementação de uma Interface para Teclado em VLSI", in *Proceedings of the 1st National Workshop about Telecommunications and Computer Engineering*, pp.C.10-C.15, Sesimbra, November 1983.
2. M.S.PIEDEDE, R.P.MARTINS, J.C.FREIRE, L.S.VIDIGAL, "Filtro Integrado Monolítico com Tecnologia NMOS", in *Technical Sessions of ENDIEL 83*, Lisbon, January 1983.
1. R.P.MARTINS, M.S.PIEDEDE, M.M.SILVA, "Realização de Filtros para Modem FSK-300 baud", in *Technical Sessions of ENDIEL 83*, Lisbon, January 1983.

IX. Factor – h & IEEE ISSCC

Factor - h

ISI – Web of Science (Thomson Reuters) – Recolha em 13/10/2010

17. SIO-WENG TING, KAM WENG TAM, *R.P.MARTINS*, "Miniaturized Microstrip Lowpass Filter with Wide Stopband using Double Equilateral U-shaped Defected Ground Structure", *IEEE Microwave Wireless and Components Letters*, vol. 16, No.5, pp.240-242, May 2006. [citações – 28]
16. SI-WENG FOK, PEDRO CHEONG, KAM-WENG TAM, *R.P.MARTINS*, "A Novel Microstrip Square-Loop Dual-Mode Bandpass Filter with Simultaneous Size Reduction and Spurious Response Suppression", *IEEE Transactions on Microwave Theory and Techniques*, vol. 54, No.5, pp.2033-2041, May 2006. [citações – 15]
1. J.E.FRANCA, *R.P.MARTINS*, "IIR Switched-Capacitor Decimator Building Blocks with Optimum Implementation", *IEEE Transactions on CAS*, No. 1, pp.81-90, January 1990. [citações – 15]
5. *R.P.MARTINS*, J.E.FRANCA, "Cascade Switched-Capacitor IIR Decimating Filters", *IEEE Transactions on CAS - Part I: Fundamental Theory and Applications*, vol. 42, No.7, pp.367-376, 9 July 1995. [citações – 11]
20. PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "Transceiver Architecture Selection: Review, State-of-the-Art Survey and Case Study", *IEEE CAS Magazine*, vol. 7, No.2, pp.6-25, 2nd Quarter 2007 ["Among the top 100 most downloaded papers from IEEE Xplore in June, July and August 2007"]. [citações – 10]
4. *R.P.MARTINS*, J.E.FRANCA, F. MALOBERTI, "An Optimum CMOS Switched-Capacitor Anti-Aliasing Decimating Filter", *IEEE Journal of Solid-State Circuits*, vol. 28, No.9, pp.962-970, September 1993. [citações – 10]

94 artigos (22 citados) em revistas e conferências indexadas com um total de **120** citações

Factor h=6

IEEE International Solid-State Circuits Conference – ISSCC (São Francisco, USA)

De acordo com a classificação do Departamento de *Electrical and Computer Engineering* da Universidade da Califórnia Davis (UC Davis) <http://www.ece.ucdavis.edu/vcl/misc/conferences.html> esta conferência é a única na área de Electrónica ("Solid-State") classificada como *Top Rank (5 stars)*, tendo o grupo de Microelectrónica da UM conseguido aí publicar 3 artigos (1 em 2002 e 2 em 2011) e obtido um prémio para estudante de doutoramento (em 2005). Em 2011 a UM estará no topo do ranking das Universidade Chinesas, em termos de número de publicações (2), seguida pela Universidade de Ciência e Tecnologia de HK (HKUST), Universidade de Fudan (Xangai) e o Instituto da Microelectrónica da Academia de Ciências Chinesa, todas elas com 1 artigo cada. Os referidos artigos são os seguintes da lista de publicações seleccionadas apresentadas anteriormente:

158. HE-GONG WEI, CHI-HANG CHAN, U-FAT CHIO, SAI-WENG SIN, SENG-PAN U, *R.P.MARTINS*, F.MALOBERTI, "A 0.024mm² 8-bit 400 MS/s SAR ADC with 2-bit/Cycle and Resistive DAC in 65 nm CMOS", *accepted for IEEE International Solid-State Circuits Conference – ISSCC 2011*, San Francisco, USA, February 2011 ["Silk-Road Award for a Ph.D. Student from IEEE R-10"].
157. PUI-IN MAK, *R.P.MARTINS*, "A 0.46mm² 4dB-NF Unified Receiver Front-End for Full-Band Mobile TV in 65nm CMOS", *accepted for IEEE International Solid-State Circuits Conference – ISSCC 2011*, San Francisco, USA, February 2011.
94. PUI-IN MAK, SENG-PAN U, *R.P.MARTINS*, "A 1V IEEE 802.11a/b/g-Compliant Receiver IF-to-Baseband Chip in 0.35µm CMOS for Low-Cost Wireless SiP", *5^{2nd} Edition International Solid-State Circuits Conference – ISSCC 2005*, San Francisco, USA, February 2005, and *4^{2nd} Edition Design Automation Conference – DAC 2005*, Anaheim, California, USA, June 2005 ["Student Design Contest – Second Place, Conceptual Category" – Referred in *IEEE Solid-State Circuits Society Newsletter*, Vol. 10, No.3, pp.7-8, September 2005].
52. SENG-PAN U, *R.P.MARTINS*, J.E.FRANCA, "A 2.5V 57MHz 15-Tap SC Bandpass Interpolating Filter with 320MHz Output Sampling Rate in 0.35µm CMOS", *Digest of Technical Papers from IEEE International Solid-State Circuits Conference – ISSCC 2002*, vol. 45 / No.1, pp.380-381 (& 475) & *Visuals Supplement*, vol. 45 / No.2, pp.306-307 (& 518-519), San Francisco, USA, February 2002.

X. Outras Publicações Seleccionadas (27)

Actas de outras conferências (AULP, nacionais e locais)

Encontros da Associação das Universidades de Língua Portuguesa - AULP

27. R.P.MARTINS, "Universidade de Macau – Tecnologia, Gestão Eficiente e Desenvolvimento Acelerado", inserido no Tema III – Tecnologias de Informação / Desenvolvimento Científico e Impactos Sociais e Económicos, nas *Actas do XV Encontro da Associação das Universidades de Língua Portuguesa AULP*, pp. 175-190, ISCSP/UTL, Lisboa, Maio 2005.
26. R.P.MARTINS, "Universidade de Macau – Ensino, Investigação e Gestão com Padrões Internacionais", *Actas do XIII Encontro da Associação das Universidades de Língua Portuguesa AULP*, pp. 35-48, Universidade de Macau, Macau, China, Outubro 2003.
25. R.P.MARTINS, "Universidade de Macau - Ensino e Investigação e Desenvolvimento face à Globalização e às Tecnologias de Informação", nas *Actas do VIII Encontro da Associação das Universidades de Língua Portuguesa AULP - Presença de Macau*, Publicação do GAES (Governo de Macau), pp. 49-71, Universidade de Macau, Macau, Abril 1998.
24. R.P.MARTINS, "A ponte tecnológica entre Portugal / Brasil e a China através de um "Microcosmos" : Macau", nas *Actas do VII Encontro da Associação das Universidades de Língua Portuguesa AULP - Presença de Macau*, Publicação do GAES (Governo de Macau), pp. 65-90, Rio de Janeiro, Brasil, Abril 1997.

Conferências Nacionais (Portugal)

23. R.P.MARTINS, "A Universidade de Macau – Evolução Recente e Desafios Futuros", nas *Actas do Fórum Macau - A Presença Portuguesa no Pacífico*, Instituto do Oriente, Instituto de Ciências Sociais e Políticas – ISCSP / UTL, pp.121-137, Lisboa, Junho 1999.
22. K.W.TAM, J.VINAGRE, B.GOMES, J.C.FREIRE, P.VITOR, R.P.MARTINS, "Modified RF Lumped and Transversal Filter", nas *Actas da II Conferência de Telecomunicações*, pp.507-509, Sesimbra, Abril 1999.

Conferências Locais (Macau)

21. C.C.CHEUNG, R.P.MARTINS, "Online Education in the University of Macau", nas *Actas do Congresso de Informática de Macau 1999 (Macau IT Congress 99)*, pp.119-123, Março 1999.
20. L.W.TIM, R.P.MARTINS, "CMOS Programmable Multiphase and Multifunction Clock Generator for Multirate Analogue Interface", in *Proceedings Symposium on Science & Technology and the Development of Macau - Macau Science and Technology Week*, pp. 226-231, Dezembro 1998.
19. R.P.MARTINS, "A Universidade de Macau / Faculdade de Ciências e Tecnologia", nas *Actas do Seminário Internacional : Os Estudos Superiores em Macau*, pp. 27-34, Universidade de Macau, Janeiro 1995.
18. R.P.MARTINS, "Research and Development in Engineering, in Macau: What Future?", in *Proceedings Symposium on Population and Development in Macau*, pp. 335-344, Universidade de Macau, Dezembro 1993.

Relatórios Científicos, Técnicos, e de Projecto

17. R.P.MARTINS, "From the Desert into the Sea - A Success Story of a Decade in Macao Microelectronics Education, Science and Industry", *Relatório Interno da Faculdade de Ciências e Tecnologia*, Universidade de Macau, Macau, China, Janeiro 2005.
16. R.P.MARTINS, et. al., "Teaching Quality at University of Macau", *Relatório do "AD-Hoc Group for Evaluation of Teaching Quality"*, Universidade de Macau, Macau, China, Julho 2002.
15. R.P.MARTINS, "Self-Evaluation Report / University of Macau" (1^o volume de uma colecção de 4), *Relatório de Auto-Avaliação da UM* (submetido ao CRUP e à Comissão de Avaliação das Universidades Portuguesas), Macau, Março 1999.
14. R.P.MARTINS, IU VAI PAN, JUN CHEN, "Faculdade de Ciências e Tecnologia", *Relatório Interno da Faculdade de Ciências e Tecnologia* (apresentado para o Reconhecimento dos Cursos de Engenharia em Portugal pelo Ministério da Educação), Macau, Junho 1995.
13. R.P.MARTINS, "First Impressions and First Proposals", *Relatório Interno da Faculdade de Ciências e Tecnologia*, Universidade de Macau, Macau, Dezembro 1992.
12. R.P.MARTINS, "Multistage Switched-Capacitor Bandpass Decimator for a Voiceband Analogue Interface System", *Relatório Interno para a British Telecom*, contracto nº 598589, CEAUTL, Lisboa, Junho 1987.
11. R.P.MARTINS, J.M.MARTINS, N.CARVALHO, O.BERNARDA, M.S.PIEDADE, "Sistema de Controlo para um Modem PSK (1200 b.p.s.)", *Relatório Interno do CEAUTL*, contracto com a Standard Eléctrica, Lisboa, Maio 1986.
10. R.P.MARTINS, "CODEC CVSD – Continuous Variable Slope Delta Modulator", *Relatório Interno do CEAUTL*, Setembro 1984.
9. R.P.MARTINS, "Unidade de Comutação e Filtragem para Modem FSK-"Duplex"", *Relatório Interno do CEAUTL*, contracto com a Centre/CAEP-ID, Lisboa, Janeiro 1983.

Outros trabalhos de natureza científica

8. "Advanced CMOS Operational Amplifiers for High-Frequency and Low-Power (Low-Voltage) Filters in Analog/Digital Interfaces", *Lição de Síntese - Provas de Agregação*, IST/UTL, Lisboa, 27 de Novembro de 2001.
7. "Filtros para Modem FSK-"Duplex"", *Trabalho de Síntese apresentado nas Provas de Aptidão Pedagógica e Capacidade Científica*, IST/UTL, Lisboa, Fevereiro 1983.

Outros trabalhos de natureza pedagógica

6. "Digital Signal processing", documentação da cadeira do 3^o ano de Engenharia Electrotécnica e Electrónica, FCT/Universidade de Macau.
5. "Circuit Analysis", documentação da cadeira do 1^o ano de Engenharia Electrotécnica e Electrónica, FCT/Universidade de Macau.
4. "Signals & Systems", documentação da cadeira do 2^o ano de Engenharia Electrotécnica e Electrónica, FCT/Universidade de Macau.
3. "Microelectronics for Telecommunications and Signal Processing", documentação da cadeira do Mestrado em Engenharia Electrotécnica e Electrónica, FCT/Universidade de Macau.
2. "Microelectronic Circuit Design", documentação da cadeira do Mestrado em Engenharia Electrotécnica e Electrónica, FCT/Universidade de Macau.
1. "Projecto de um Amplificador Operacional CMOS", Trabalho de Laboratório, Electrónica II (Telecomunicações), DEEC/IST/UTL.

XI. Doze Trabalhos mais Representativos

Livros (co-autor)

Baseados em 3 Teses de Doutoramento das quais foi orientador

4. SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, *Generalized Low-Voltage Circuit Techniques for Very High-Speed Time-Interleaved Analog-to-Digital Converters*, Analog Circuits and Signal Processing Series, ISBN: 978-90-481-9709-5, Dordrecht, The Netherlands: Springer, January 2011. [[Deu origem à Data Conversion and Signal Processing Research Line do Analog and Mixed-Signal VLSI Lab da UM](#)]
3. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, *Analog Baseband Architectures and Circuits for Multistandard and Low-Voltage Wireless Transceivers*, The Kluwer International Series in Engineering and Computer Science - Analog Circuits and Signal Processing, ISBN: 978-1-4020-6432-6, Dordrecht, The Netherlands: Springer, September 2007. [[Deu origem à Wireless Research Line do Analog and Mixed-Signal VLSI Lab da UM](#)]
1. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, *Design of Very High-Frequency Multirate Switched-Capacitor Circuits - Extending the Boundaries of CMOS Analog Front-End Filtering*, The Kluwer International Series in Engineering and Computer Science - Analog Circuits and Signal Processing, ISBN: 0-387-26121-4, Dordrecht, The Netherlands: Springer, September 2005. [[Duplo-Grau de Doutoramento UM / UTL](#)]

Patente Internacional (USA)

Resultado parcial de 1 Tese de Doutoramento de que foi orientador

7. Pui-In Mak, Seng-Pan U, R.P.Martins, *Two-Step Channel-Selection for Wireless Receiver Front-Ends*, US Patent No. 7,529,322, from May 5, 2009. [[Deu origem à Wireless Research Line do Analog and Mixed-Signal VLSI Lab da UM](#)]

IEEE International Solid-State Circuits Conference – ISSCC (São Francisco, USA) *

Resultados de projectos de investigação em curso e de 2 Teses de Doutoramento

158. HE-GONG WEI, CHI-HANG CHAN, U-FAT CHIO, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, F.MALOBERTI, "A 0.024mm² 8-bit 400 MS/s SAR ADC with 2-bit/Cycle and Resistive DAC in 65 nm CMOS", *accepted for IEEE International Solid-State Circuits Conference – ISSCC 2011*, San Francisco, USA, February 2011 [["Silk-Road Award for a Ph.D. Student from IEEE R-10"](#)]. [[Resultado de investigação do Projecto 1. – em curso – e parte duma das Teses de Doutoramento que co-orienta](#)]
157. PUI-IN MAK, R.P.MARTINS, "A 0.46mm² 4dB-NF Unified Receiver Front-End for Full-Band Mobile TV in 65nm CMOS", *accepted for IEEE International Solid-State Circuits Conference – ISSCC 2011*, San Francisco, USA, February 2011. [[Resultado de investigação do Projecto 2. – em curso –](#)]
52. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, "A 2.5V 57MHz 15-Tap SC Bandpass Interpolating Filter with 320MHz Output Sampling Rate in 0.35µm CMOS", *Digest of Technical Papers from IEEE International Solid-State Circuits Conference – ISSCC 2002*, vol. 45 / No.1, pp.380-381 (& 475) & *Visuals Supplement*, vol. 45 / No.2, pp.306-307 (& 518-519), San Francisco, USA, February 2002. [[Resultado de 1 Tese de Doutoramento que orientou – Duplo-Grau UM/UTL](#)]

* Na página seguinte apresentam-se os rankings das universidades baseados nos resultados do ISSCC 2011, onde é significativa a contribuição do candidato para o desenvolvimento e evolução da área disciplinar de Electrónica (que criou e desenvolveu ao longo de 18 anos) na Universidade de Macau.

Artigos em Revistas Científicas

Resultados de projectos de investigação em curso e de 4 Teses de Doutoramento

33. YAN ZHU, CHI-HANG CHAN, U-FAT CHIO, SAI-WENG SIN, SENG-PAN U, R.P.MARTINS, FRANCO MALOBERTI, "A 10-bit 100-MS/s Reference-Free SAR ADC in 90nm CMOS", *IEEE Journal of Solid-State Circuits*, vol. 45, No.6, pp.1111-1121, June 2010. [[Resultado de investigação do Projecto 1. – em curso – e parte duma das Teses de Doutoramento que co-orienta](#)]
28. PUI-IN MAK, R.P.MARTINS, "Design of an ESD-Protected Ultra-Wideband LNA in Nanoscale CMOS for Full-Band Mobile TV Tuners", *IEEE Transactions on CAS – Part I: Regular Papers*, vol. 56, No.5, pp.933-942, May 2009 [["2010 Outstanding Young Author Award from IEEE CAS Society"](#)]. [[Resultado de investigação do Projecto 2. – em curso –](#)]
20. PUI-IN MAK, SENG-PAN U, R.P.MARTINS, "Transceiver Architecture Selection: Review, State-of-the-Art Survey and Case Study", *IEEE CAS Magazine*, vol. 7, No.2, pp.6-25, 2nd Quarter 2007 [["Among the top 100 most downloaded papers from IEEE Xplore in June, July and August 2007"](#)]. [[Artigo com Resumo do State-of-the-Art baseado numa Tese de Doutoramento que orientou](#)]
13. SENG-PAN U, R.P.MARTINS, J.E.FRANCA, "A 2.5V, 57-MHz, 15-Tap SC Bandpass Interpolating Filter with 320-Ms/s Output for DDFS system in 0.35-µm CMOS", *IEEE Journal of Solid-State Circuits*, vol. 39, No. 1, pp.87-99, January 2004. [[Resultado de 1 Tese de Doutoramento que orientou – Duplo-Grau UM/UTL](#)]
4. R.P.MARTINS, J.E.FRANCA, F. MALOBERTI, "An Optimum CMOS Switched-Capacitor Anti-Aliasing Decimating Filter", *IEEE Journal of Solid-State Circuits*, vol. 28, No.9, pp.962-970, September 1993. [[Resultado principal da sua Tese de Doutoramento que incluiu um desenvolvimento de um chip](#)]

XII. Contribuição para o desenvolvimento da Electrónica na UM

Baseado nos resultados do ranking das universidades na *International Solid-State Circuits Conference - ISSCC 2011*

Mundo (46 Universidades)

<u>Rank</u>	<u>Universidade</u>	<u>No. de Artigos</u>
1	KAIST	9
2	UCLA	7
3	Oregon State U. 6	
4	MIT	5
	Delft U of Technology	5
	National Taiwan U.	5
7	U. of Michigan	4
8	U. of Washington	3
	U. of Toronto	3
	U. of Tokyo	3
	Keio U.	3
	U. of Minnesota	3
	U. of Pavia	3
	KU of Leuven	3
15	U. of Macau	2
	U. of Freiburg	2
	National Tsinghua U.	2
	Cornell U.	2
	Caltech	2
	Ulm U.	2
	Seoul National U.	2
22	Harvard U.	1
	Columbia U.	1
	U. of Wuppertal	1
	U. of Southern California	1
	Stanford U.	1
	Yonsei U.	1
	Korea U.	1
	Arizona State U.	1
	Fudan U.	1
	Iowa State U.	1
	Shizuoka U.	1
	Kinki U.	1
	U. of Edinburgh	1
	Graz U. of Technology	1
	HKUST	1
	U. College Cork	1
	National Chung Cheng U.	1
	U. of Twente	1
	Chinese Acad. of Sciences	1
	Politecnico di Milano	1
	Pohang U. of S&T	1
	Tsinghua U.	1
	U. of Idaho	1
	Tokyo Inst. of Technology	1
	National Chiao Tung U.	1

Ásia (19 Universidades)

<u>Rank</u>	<u>Universidade</u>	<u>No. de Artigos</u>
1	KAIST	9
2	National Taiwan U.	5
3	U. of Tokyo	3
	Keio U.	3
5	U. of Macau	2
	National Tsinghua U.	2
	Seoul National U.	2
8	Yonsei U.	1
	Korea U.	1
	Fudan U.	1
	Shizuoka U.	1
	Kinki U.	1

HKUST	1
National Chung Cheng U.	1
Chinese Acad. of Sciences	1
Pohang U. of S&T	1
Tsinghua U.	1
Tokyo Inst. of Technology	1
National Chiao Tung U.	1

China+Taiwan (9 Universidades)

<u>Rank</u>	<u>Universidade</u>	<u>No. de Artigos</u>
1	National Taiwan U.	5
2	U. of Macau	2
	National Tsinghua U.	2
4	Fudan U.	1
	HKUST	1
	National Chung Cheng U.	1
	Chinese Acad. of Sciences	1
	Tsinghua U.	1
	National Chiao Tung U.	1

China (5 Universidades)

<u>Rank</u>	<u>Universidade</u>	<u>No. de Artigos</u>
1	U. of Macau	2
2	Fudan U.	1
	HKUST	1
	Chinese Acad. of Sciences	1
	Tsinghua U.	1

Rui Martins, 1 de Abril de 2011.